

TYPE	BANK	R25A Package
Transceiver I/O	10A	68
Transceiver I/O	10C	68
GPIO	2C	96
GPIO	2E	96
GPIO	2F	96
GPIO	3A	50
GPIO	3C	96
GPIO	3D	96
GPIO	3F	96
Transceiver I/O	9A	114
SDM shared LVDS I/O	SDM	29

- i. Total LVDS channels per bank supporting SERDES Non-DPA and DPA mode is equivalent to (LVDS I/O per bank)/2, inclusive of clock pair. Please refer to Dedicated Tx/Rx Channel column in the pin-out table for the channel availability.
- ii. Total LVDS channels supporting SERDES Soft-CDR mode is 12 pairs per bank. Please refer to Soft CDR column in the pin out table for the channel availability.

Bank Number	Index within I/O Bank	VREF	Pin Name/Function	Optional Function(s)	Configuration Function	Dedicated Tx/Rx Channel	Soft CDR Support	R25A	DQS for X4	DQS for X8/X9	DQS for X16/X18	DQS for X32/X36
SDM			TDO					GT60				
SDM			TMS					HE60				
SDM			TCK					HG63				
SDM			TDI					HF55				
SDM			OSC_CLK_1					HB55				
SDM			SDM_IO0	PWRMGT_SCL				HA58				
SDM			SDM_IO1	AVSTx8_DATA2,AS_DATA1,SDMMC_CFG_DATA1				HA62				
SDM			SDM_IO5	AS_nCS00,SDMMC_CFG_CLK,MSEL0				GN59				
SDM			SDM_IO3	AVSTx8_DATA3,AS_DATA2,SDMMC_CFG_DATA2				GV59				
SDM			nCONFIG					GU55				
SDM			SDM_IO4	AVSTx8_DATA1,AS_DATA0,SDMMC_CFG_CMD				GN61				
SDM			SDM_IO2	AVSTx8_DATA0,AS_CLK,SDMMC_CFG_DATA0				HG61				
SDM			SDM_IO7	AS_nCS02,MSEL1				HF57				
SDM			SDM_IO11	AVSTx8_VALID,PWRMGT_SDA				GU57				
SDM			nSTATUS					HC59				
SDM			SDM_IO16	PWRMGT_SDA				HC61				
SDM			SDM_IO13	AVSTx8_DATA5,SDMMC_CFG_DATA5				GW56				
SDM			SDM_IO9	AS_nCS01,MSEL2				HG59				
SDM			SDM_IO6	AVSTx8_DATA4,AS_DATA3,SDMMC_CFG_DATA3				GV61				
SDM			SDM_IO10	AVSTx8_DATA7,SDMMC_CFG_DATA7				GL62				
SDM			SDM_IO8	AVSTx8_READY,AS_nCS03,SDMMC_CFG_DATA4				HH54				
SDM			SDM_IO12	PWRMGT_SDA				GW54				
SDM			SDM_IO15	AVSTx8_DATA6,SDMMC_CFG_DATA6				HH56				
SDM			SDM_IO14	AVSTx8_CLK,PWRMGT_SCL				HB57				
SDM			RREF_SDM					GT64				
SDM			VSIGP_0					GN69				
SDM			VSIGN_0					GR68				
SDM			VSIGP_1					HC65				
SDM			VSIGN_1					HE66				
2C		95	VREFB2CN0	IO		DIFF_RX_2C1n	No	GJ18	DQ16	DQ8	DQ4	DQ2
2C		94	VREFB2CN0	IO		DIFF_RX_2C1p	No	GG19	DQ16	DQ8	DQ4	DQ2
2C		93	VREFB2CN0	IO		DIFF_TX_2C1n	No	GP18	DQ16	DQ8	DQ4	DQ2
2C		92	VREFB2CN0	IO		DIFF_TX_2C1p	No	GU19	DQ16	DQ8	DQ4	DQ2
2C		91	VREFB2CN0	IO		DIFF_RX_2C2n	No	GJ20	DQS16	DQ8	DQ4	DQ2
2C		90	VREFB2CN0	IO		DIFF_RX_2C2p	No	GG21	DQS16	DQ8	DQ4	DQ2
2C		89	VREFB2CN0	IO		DIFF_TX_2C2n	No	GP20	DQS17	DQS8/CQn8	DQ4	DQ2
2C		88	VREFB2CN0	IO		DIFF_TX_2C2p	No	GU21	DQS17	DQS8/CQ8	DQ4	DQ2
2C		87	VREFB2CN0	IO	CDR	DIFF_RX_2C3n	Yes	GJ22	DQ17	DQ8	DQ4	DQ2
2C		86	VREFB2CN0	IO	CDR	DIFF_RX_2C3p	Yes	GG23	DQ17	DQ8	DQ4	DQ2
2C		85	VREFB2CN0	IO		DIFF_TX_2C3n	No	GP22	DQ17	DQ8	DQ4	DQ2
2C		84	VREFB2CN0	IO		DIFF_TX_2C3p	No	GU23	DQ17	DQ8	DQ4	DQ2
2C		83	VREFB2CN0	IO		DIFF_RX_2C4n	No	GW18	DQ18	DQ9	DQ4	DQ2
2C		82	VREFB2CN0	IO		DIFF_RX_2C4p	No	HB19	DQ18	DQ9	DQ4	DQ2
2C		81	VREFB2CN0	IO		DIFF_TX_2C4n	No	HH18	DQ18	DQ9	DQ4	DQ2
2C		80	VREFB2CN0	IO		DIFF_TX_2C4p	No	HF19	DQ18	DQ9	DQ4	DQ2
2C		79	VREFB2CN0	IO		DIFF_RX_2C5n	No	GW20	DQS18	DQ9	DQ4	DQ2
2C		78	VREFB2CN0	IO		DIFF_RX_2C5p	No	HB21	DQS18	DQ9	DQ4	DQ2
2C		77	VREFB2CN0	IO	PLL_2C_T_CLKOUT1n	DIFF_TX_2C5n	No	HH20	DQS19	DQS9/CQn9	DQS4/CQn4	DQ2
2C		76	VREFB2CN0	IO	PLL_2C_T_CLKOUT1p,PLL_2C_T_CLKOUT1,PLL_2C_T_FB1	DIFF_TX_2C5p	No	HF21	DQS19	DQS9/CQ9	DQS4/CQ4	DQ2
2C		75	VREFB2CN0	IO	CDR	DIFF_RX_2C6n	Yes	GW22	DQ19	DQ9	DQ4	DQ2
2C		74	VREFB2CN0	IO	RZQ_T_2C,CDR	DIFF_RX_2C6p	Yes	HB23	DQ19	DQ9	DQ4	DQ2
2C		73	VREFB2CN0	IO	CLK_T_2C_1n	DIFF_TX_2C6n	No	HH22	DQ19	DQ9	DQ4	DQ2
2C		72	VREFB2CN0	IO	CLK_T_2C_1p	DIFF_TX_2C6p	No	HF23	DQ19	DQ9	DQ4	DQ2
2C		71	VREFB2CN0	IO	CLK_T_2C_0n	DIFF_RX_2C7n	No	GJ24	DQ20	DQ10	DQ5	DQ2
2C		70	VREFB2CN0	IO	CLK_T_2C_0p	DIFF_RX_2C7p	No	GG25	DQ20	DQ10	DQ5	DQ2
2C		69	VREFB2CN0	IO		DIFF_TX_2C7n	No	GP24	DQ20	DQ10	DQ5	DQ2
2C		68	VREFB2CN0	IO		DIFF_TX_2C7p	No	GU25	DQ20	DQ10	DQ5	DQ2
2C		67	VREFB2CN0	IO	PLL_2C_T_CLKOUT0n	DIFF_RX_2C8n	No	GJ26	DQS20	DQ10	DQ5	DQ2
2C		66	VREFB2CN0	IO	PLL_2C_T_CLKOUT0p,PLL_2C_T_CLKOUT0,PLL_2C_T_FB0	DIFF_RX_2C8p	No	GG27	DQS20	DQ10	DQ5	DQ2
2C		65	VREFB2CN0	IO		DIFF_TX_2C8n	No	GP26	DQS21	DQS10/CQn10	DQ5	DQS2/CQn2
2C		64	VREFB2CN0	IO		DIFF_TX_2C8p	No	GU27	DQS21	DQS10/CQ10	DQ5	DQS2/CQ2
2C		63	VREFB2CN0	IO	CDR	DIFF_RX_2C9n	Yes	GJ28	DQ21	DQ10	DQ5	DQ2
2C		62	VREFB2CN0	IO	CDR	DIFF_RX_2C9p	Yes	GG29	DQ21	DQ10	DQ5	DQ2
2C		61	VREFB2CN0	IO		DIFF_TX_2C9n	No	GP28	DQ21	DQ10	DQ5	DQ2
2C		60	VREFB2CN0	IO		DIFF_TX_2C9p	No	GU29	DQ21	DQ10	DQ5	DQ2
2C		59	VREFB2CN0	IO		DIFF_RX_2C10n	No	GW24	DQ22	DQ11	DQ5	DQ2

Bank Number	Index within I/O Bank	VREF	Pin Name/Function	Optional Function(s)	Configuration Function	Dedicated Tx/Rx Channel	Soft CDR Support	R25A	DQS for X4	DQS for X8/X9	DQS for X16/X18	DQS for X32/X36
2C		58	VREFB2CNO	IO		DIFF_RX_2C10p	No	H825	DQ22	DQ11	DQ5	DQ2
2C		57	VREFB2CNO	IO		DIFF_TX_2C10n	No	HH24	DQ22	DQ11	DQ5	DQ2
2C		56	VREFB2CNO	IO		DIFF_TX_2C10p	No	HF25	DQ22	DQ11	DQ5	DQ2
2C		55	VREFB2CNO	IO		DIFF_RX_2C11n	No	GW26	DQ5n22	DQ11	DQ5	DQ2
2C		54	VREFB2CNO	IO		DIFF_RX_2C11p	No	H827	DQ522	DQ11	DQ5	DQ2
2C		53	VREFB2CNO	IO		DIFF_TX_2C11n	No	HH26	DQ5n23	DQ5n11/CQn11	DQ5n5/CQn5	DQ2
2C		52	VREFB2CNO	IO		DIFF_TX_2C11p	No	HF27	DQ523	DQ511/CQ11	DQ55/CQ5	DQ2
2C		51	VREFB2CNO	IO	CDR	DIFF_RX_2C12n	Yes	GW28	DQ23	DQ11	DQ5	DQ2
2C		50	VREFB2CNO	IO	CDR	DIFF_RX_2C12p	Yes	H829	DQ23	DQ11	DQ5	DQ2
2C		49	VREFB2CNO	IO		DIFF_TX_2C12n	No	HH28	DQ23	DQ11	DQ5	DQ2
2C		48	VREFB2CNO	IO		DIFF_TX_2C12p	No	HF29	DQ23	DQ11	DQ5	DQ2
2C		47	VREFB2CNO	IO	CDR	DIFF_RX_2C13n	Yes	FK18	DQ24	DQ12	DQ6	DQ3
2C		46	VREFB2CNO	IO	CDR	DIFF_RX_2C13p	Yes	FH19	DQ24	DQ12	DQ6	DQ3
2C		45	VREFB2CNO	IO		DIFF_TX_2C13n	No	FP18	DQ24	DQ12	DQ6	DQ3
2C		44	VREFB2CNO	IO		DIFF_TX_2C13p	No	FT19	DQ24	DQ12	DQ6	DQ3
2C		43	VREFB2CNO	IO		DIFF_RX_2C14n	No	FK20	DQ5n24	DQ12	DQ6	DQ3
2C		42	VREFB2CNO	IO		DIFF_RX_2C14p	No	FH21	DQ524	DQ12	DQ6	DQ3
2C		41	VREFB2CNO	IO		DIFF_TX_2C14n	No	FP20	DQ5n25	DQ5n12/CQn12	DQ6	DQ3
2C		40	VREFB2CNO	IO		DIFF_TX_2C14p	No	FT21	DQ525	DQ512/CQ12	DQ6	DQ3
2C		39	VREFB2CNO	IO	CDR	DIFF_RX_2C15n	Yes	FK22	DQ25	DQ12	DQ6	DQ3
2C		38	VREFB2CNO	IO	CDR	DIFF_RX_2C15p	Yes	FH23	DQ25	DQ12	DQ6	DQ3
2C		37	VREFB2CNO	IO		DIFF_TX_2C15n	No	FP22	DQ25	DQ12	DQ6	DQ3
2C		36	VREFB2CNO	IO		DIFF_TX_2C15p	No	FT23	DQ25	DQ12	DQ6	DQ3
2C		35	VREFB2CNO	IO	CDR	DIFF_RX_2C16n	Yes	FV18	DQ26	DQ13	DQ6	DQ3
2C		34	VREFB2CNO	IO	CDR	DIFF_RX_2C16p	Yes	FY19	DQ26	DQ13	DQ6	DQ3
2C		33	VREFB2CNO	IO		DIFF_TX_2C16n	No	GE18	DQ26	DQ13	DQ6	DQ3
2C		32	VREFB2CNO	IO		DIFF_TX_2C16p	No	GC19	DQ26	DQ13	DQ6	DQ3
2C		31	VREFB2CNO	IO		DIFF_RX_2C17n	No	FV20	DQ5n26	DQ13	DQ6	DQ3
2C		30	VREFB2CNO	IO		DIFF_RX_2C17p	No	FY21	DQ526	DQ13	DQ6	DQ3
2C		29	VREFB2CNO	IO	PLL_2C_B_CLKOUT1n	DIFF_TX_2C17n	No	GE20	DQ5n27	DQ5n13/CQn13	DQ5n6/CQn6	DQ3
2C		28	VREFB2CNO	IO	PLL_2C_B_CLKOUT1p,PLL_2C_B_CLKOUT1,PLL_2C_B_FB1	DIFF_TX_2C17p	No	GC21	DQ527	DQ513/CQ13	DQ56/CQ6	DQ3
2C		27	VREFB2CNO	IO	CDR	DIFF_RX_2C18n	Yes	FV22	DQ27	DQ13	DQ6	DQ3
2C		26	VREFB2CNO	IO	RZQ_B_2C,CDR	DIFF_RX_2C18p	Yes	FY23	DQ27	DQ13	DQ6	DQ3
2C		25	VREFB2CNO	IO	CLK_B_2C_1n	DIFF_TX_2C18n	No	GE22	DQ27	DQ13	DQ6	DQ3
2C		24	VREFB2CNO	IO	CLK_B_2C_1p	DIFF_TX_2C18p	No	GC23	DQ27	DQ13	DQ6	DQ3
2C		23	VREFB2CNO	IO	CLK_B_2C_0n,CDR	DIFF_RX_2C19n	Yes	FK24	DQ28	DQ14	DQ7	DQ3
2C		22	VREFB2CNO	IO	CLK_B_2C_0p,CDR	DIFF_RX_2C19p	Yes	FH25	DQ28	DQ14	DQ7	DQ3
2C		21	VREFB2CNO	IO		DIFF_TX_2C19n	No	FP24	DQ28	DQ14	DQ7	DQ3
2C		20	VREFB2CNO	IO		DIFF_TX_2C19p	No	FT25	DQ28	DQ14	DQ7	DQ3
2C		19	VREFB2CNO	IO	PLL_2C_B_CLKOUT0n	DIFF_RX_2C20n	No	FK26	DQ5n28	DQ14	DQ7	DQ3
2C		18	VREFB2CNO	IO	PLL_2C_B_CLKOUT0p,PLL_2C_B_CLKOUT0,PLL_2C_B_FB0	DIFF_RX_2C20p	No	FH27	DQ528	DQ14	DQ7	DQ3
2C		17	VREFB2CNO	IO		DIFF_TX_2C20n	No	FP26	DQ5n29	DQ5n14/CQn14	DQ7	DQ3/CQn3
2C		16	VREFB2CNO	IO		DIFF_TX_2C20p	No	FT27	DQ529	DQ514/CQ14	DQ7	DQ3/CQ3
2C		15	VREFB2CNO	IO	CDR	DIFF_RX_2C21n	Yes	FK28	DQ29	DQ14	DQ7	DQ3
2C		14	VREFB2CNO	IO	CDR	DIFF_RX_2C21p	Yes	FH29	DQ29	DQ14	DQ7	DQ3
2C		13	VREFB2CNO	IO		DIFF_TX_2C21n	No	FP28	DQ29	DQ14	DQ7	DQ3
2C		12	VREFB2CNO	IO		DIFF_TX_2C21p	No	FT29	DQ29	DQ14	DQ7	DQ3
2C		11	VREFB2CNO	IO	CDR	DIFF_RX_2C22n	Yes	FV24	DQ30	DQ15	DQ7	DQ3
2C		10	VREFB2CNO	IO	CDR	DIFF_RX_2C22p	Yes	FY25	DQ30	DQ15	DQ7	DQ3
2C		9	VREFB2CNO	IO		DIFF_TX_2C22n	No	GE24	DQ30	DQ15	DQ7	DQ3
2C		8	VREFB2CNO	IO		DIFF_TX_2C22p	No	GC25	DQ30	DQ15	DQ7	DQ3
2C		7	VREFB2CNO	IO		DIFF_RX_2C23n	No	FV26	DQ5n30	DQ15	DQ7	DQ3
2C		6	VREFB2CNO	IO		DIFF_RX_2C23p	No	FY27	DQ530	DQ15	DQ7	DQ3
2C		5	VREFB2CNO	IO		DIFF_TX_2C23n	No	GE26	DQ5n31	DQ5n15/CQn15	DQ5n7/CQn7	DQ3
2C		4	VREFB2CNO	IO		DIFF_TX_2C23p	No	GC27	DQ531	DQ515/CQ15	DQ57/CQ7	DQ3
2C		3	VREFB2CNO	IO	CDR	DIFF_RX_2C24n	Yes	FV28	DQ31	DQ15	DQ7	DQ3
2C		2	VREFB2CNO	IO	CDR	DIFF_RX_2C24p	Yes	FY29	DQ31	DQ15	DQ7	DQ3
2C		1	VREFB2CNO	IO		DIFF_TX_2C24n	No	GE28	DQ31	DQ15	DQ7	DQ3
2C		0	VREFB2CNO	IO		DIFF_TX_2C24p	No	GC29	DQ31	DQ15	DQ7	DQ3
2F		95	VREFB2FNO	IO		DIFF_RX_2F1n	No	GJ30	DQ32	DQ16	DQ8	DQ4
2F		94	VREFB2FNO	IO		DIFF_RX_2F1p	No	GG31	DQ32	DQ16	DQ8	DQ4
2F		93	VREFB2FNO	IO		DIFF_TX_2F1n	No	GP30	DQ32	DQ16	DQ8	DQ4
2F		92	VREFB2FNO	IO		DIFF_TX_2F1p	No	GU31	DQ32	DQ16	DQ8	DQ4
2F		91	VREFB2FNO	IO		DIFF_RX_2F2n	No	GJ32	DQ5n32	DQ16	DQ8	DQ4
2F		90	VREFB2FNO	IO		DIFF_RX_2F2p	No	GG33	DQ532	DQ16	DQ8	DQ4
2F		89	VREFB2FNO	IO		DIFF_TX_2F2n	No	GP32	DQ5n33	DQ5n16/CQn16	DQ8	DQ4

Bank Number	Index within I/O Bank	VREF	Pin Name/Function	Optional Function(s)	Configuration Function	Dedicated Tx/Rx Channel	Soft CDR Support	R25A	DQS for X4	DQS for X8/X9	DQS for X16/X18	DQS for X32/X36
2F		88	VREFB2FNO	IO		DIFF TX_2F2p	No	GU33	DQS33	DQS16/CQ16	DQ8	DQ4
2F		87	VREFB2FNO	IO	CDR	DIFF RX_2F3n	Yes	GJ34	DQ33	DQ16	DQ8	DQ4
2F		86	VREFB2FNO	IO	CDR	DIFF RX_2F3p	Yes	GG35	DQ33	DQ16	DQ8	DQ4
2F		85	VREFB2FNO	IO		DIFF TX_2F3n	No	GP34	DQ33	DQ16	DQ8	DQ4
2F		84	VREFB2FNO	IO		DIFF TX_2F3p	No	GU35	DQ33	DQ16	DQ8	DQ4
2F		83	VREFB2FNO	IO		DIFF RX_2F4n	No	GW30	DQ34	DQ17	DQ8	DQ4
2F		82	VREFB2FNO	IO		DIFF RX_2F4p	No	HB31	DQ34	DQ17	DQ8	DQ4
2F		81	VREFB2FNO	IO		DIFF TX_2F4n	No	HH30	DQ34	DQ17	DQ8	DQ4
2F		80	VREFB2FNO	IO		DIFF TX_2F4p	No	HF31	DQ34	DQ17	DQ8	DQ4
2F		79	VREFB2FNO	IO		DIFF RX_2F5n	No	GW32	DQS34	DQ17	DQ8	DQ4
2F		78	VREFB2FNO	IO		DIFF RX_2F5p	No	HB33	DQS34	DQ17	DQ8	DQ4
2F		77	VREFB2FNO	IO	PLL_2F_T_CLKOUT1n	DIFF TX_2F5n	No	HH32	DQS35	DQS17/CQn17	DQS18/CQn8	DQ4
2F		76	VREFB2FNO	IO	PLL_2F_T_CLKOUT1p,PLL_2F_T_CLKOUT1,PLL_2F_T_FB1	DIFF TX_2F5p	No	HF33	DQS35	DQS17/CQ17	DQS18/CQ8	DQ4
2F		75	VREFB2FNO	IO	CDR	DIFF RX_2F6n	Yes	GW34	DQ35	DQ17	DQ8	DQ4
2F		74	VREFB2FNO	IO	RZQ_T_2F,CDR	DIFF RX_2F6p	Yes	HB35	DQ35	DQ17	DQ8	DQ4
2F		73	VREFB2FNO	IO	CLK_T_2F_1n	DIFF TX_2F6n	No	HH34	DQ35	DQ17	DQ8	DQ4
2F		72	VREFB2FNO	IO	CLK_T_2F_1p	DIFF TX_2F6p	No	HF35	DQ35	DQ17	DQ8	DQ4
2F		71	VREFB2FNO	IO	CLK_T_2F_0n	DIFF RX_2F7n	No	GJ36	DQ36	DQ18	DQ9	DQ4
2F		70	VREFB2FNO	IO	CLK_T_2F_0p	DIFF RX_2F7p	No	GG37	DQ36	DQ18	DQ9	DQ4
2F		69	VREFB2FNO	IO		DIFF TX_2F7n	No	GP36	DQ36	DQ18	DQ9	DQ4
2F		68	VREFB2FNO	IO		DIFF TX_2F7p	No	GU37	DQ36	DQ18	DQ9	DQ4
2F		67	VREFB2FNO	IO	PLL_2F_T_CLKOUT0n	DIFF RX_2F8n	No	GJ38	DQS36	DQ18	DQ9	DQ4
2F		66	VREFB2FNO	IO	PLL_2F_T_CLKOUT0p,PLL_2F_T_CLKOUT0,PLL_2F_T_FB0	DIFF RX_2F8p	No	GG39	DQS36	DQ18	DQ9	DQ4
2F		65	VREFB2FNO	IO		DIFF TX_2F8n	No	GP38	DQS37	DQS18/CQn18	DQ9	DQS4/CQn4
2F		64	VREFB2FNO	IO		DIFF TX_2F8p	No	GU39	DQS37	DQS18/CQ18	DQ9	DQS4/CQ4
2F		63	VREFB2FNO	IO	CDR	DIFF RX_2F9n	Yes	GJ40	DQ37	DQ18	DQ9	DQ4
2F		62	VREFB2FNO	IO	CDR	DIFF RX_2F9p	Yes	GG41	DQ37	DQ18	DQ9	DQ4
2F		61	VREFB2FNO	IO		DIFF TX_2F9n	No	GP40	DQ37	DQ18	DQ9	DQ4
2F		60	VREFB2FNO	IO		DIFF TX_2F9p	No	GU41	DQ37	DQ18	DQ9	DQ4
2F		59	VREFB2FNO	IO		DIFF RX_2F10n	No	GW36	DQ38	DQ19	DQ9	DQ4
2F		58	VREFB2FNO	IO		DIFF RX_2F10p	No	HB37	DQ38	DQ19	DQ9	DQ4
2F		57	VREFB2FNO	IO		DIFF TX_2F10n	No	HH36	DQ38	DQ19	DQ9	DQ4
2F		56	VREFB2FNO	IO		DIFF TX_2F10p	No	HF37	DQ38	DQ19	DQ9	DQ4
2F		55	VREFB2FNO	IO		DIFF RX_2F11n	No	GW38	DQS38	DQ19	DQ9	DQ4
2F		54	VREFB2FNO	IO		DIFF RX_2F11p	No	HB39	DQS38	DQ19	DQ9	DQ4
2F		53	VREFB2FNO	IO		DIFF TX_2F11n	No	HH38	DQS39	DQS19/CQn19	DQS19/CQn9	DQ4
2F		52	VREFB2FNO	IO		DIFF TX_2F11p	No	HF39	DQS39	DQS19/CQ19	DQS19/CQ9	DQ4
2F		51	VREFB2FNO	IO	CDR	DIFF RX_2F12n	Yes	GW40	DQ39	DQ19	DQ9	DQ4
2F		50	VREFB2FNO	IO	CDR	DIFF RX_2F12p	Yes	HB41	DQ39	DQ19	DQ9	DQ4
2F		49	VREFB2FNO	IO		DIFF TX_2F12n	No	HH40	DQ39	DQ19	DQ9	DQ4
2F		48	VREFB2FNO	IO		DIFF TX_2F12p	No	HF41	DQ39	DQ19	DQ9	DQ4
2F		47	VREFB2FNO	IO	CDR	DIFF RX_2F13n	Yes	FK30	DQ40	DQ20	DQ10	DQ5
2F		46	VREFB2FNO	IO	CDR	DIFF RX_2F13p	Yes	FH31	DQ40	DQ20	DQ10	DQ5
2F		45	VREFB2FNO	IO		DIFF TX_2F13n	No	FP30	DQ40	DQ20	DQ10	DQ5
2F		44	VREFB2FNO	IO		DIFF TX_2F13p	No	FT31	DQ40	DQ20	DQ10	DQ5
2F		43	VREFB2FNO	IO		DIFF RX_2F14n	No	FK32	DQS40	DQ20	DQ10	DQ5
2F		42	VREFB2FNO	IO		DIFF RX_2F14p	No	FH33	DQS40	DQ20	DQ10	DQ5
2F		41	VREFB2FNO	IO		DIFF TX_2F14n	No	FP32	DQS41	DQS20/CQn20	DQ10	DQ5
2F		40	VREFB2FNO	IO		DIFF TX_2F14p	No	FT33	DQS41	DQS20/CQ20	DQ10	DQ5
2F		39	VREFB2FNO	IO	CDR	DIFF RX_2F15n	Yes	FK34	DQ41	DQ20	DQ10	DQ5
2F		38	VREFB2FNO	IO	CDR	DIFF RX_2F15p	Yes	FH35	DQ41	DQ20	DQ10	DQ5
2F		37	VREFB2FNO	IO		DIFF TX_2F15n	No	FP34	DQ41	DQ20	DQ10	DQ5
2F		36	VREFB2FNO	IO		DIFF TX_2F15p	No	FT35	DQ41	DQ20	DQ10	DQ5
2F		35	VREFB2FNO	IO	CDR	DIFF RX_2F16n	Yes	FV30	DQ42	DQ21	DQ10	DQ5
2F		34	VREFB2FNO	IO	CDR	DIFF RX_2F16p	Yes	FY31	DQ42	DQ21	DQ10	DQ5
2F		33	VREFB2FNO	IO		DIFF TX_2F16n	No	GE30	DQ42	DQ21	DQ10	DQ5
2F		32	VREFB2FNO	IO		DIFF TX_2F16p	No	GC31	DQ42	DQ21	DQ10	DQ5
2F		31	VREFB2FNO	IO		DIFF RX_2F17n	No	FV32	DQS42	DQ21	DQ10	DQ5
2F		30	VREFB2FNO	IO		DIFF RX_2F17p	No	FY33	DQS42	DQ21	DQ10	DQ5
2F		29	VREFB2FNO	IO	PLL_2F_B_CLKOUT1n	DIFF TX_2F17n	No	GE32	DQS43	DQS21/CQn21	DQS10/CQn10	DQ5
2F		28	VREFB2FNO	IO	PLL_2F_B_CLKOUT1p,PLL_2F_B_CLKOUT1,PLL_2F_B_FB1	DIFF TX_2F17p	No	GC33	DQS43	DQS21/CQ21	DQS10/CQ10	DQ5
2F		27	VREFB2FNO	IO	CDR	DIFF RX_2F18n	Yes	FV34	DQ43	DQ21	DQ10	DQ5
2F		26	VREFB2FNO	IO	RZQ_B_2F,CDR	DIFF RX_2F18p	Yes	FY35	DQ43	DQ21	DQ10	DQ5
2F		25	VREFB2FNO	IO	CLK_B_2F_1n	DIFF TX_2F18n	No	GE34	DQ43	DQ21	DQ10	DQ5
2F		24	VREFB2FNO	IO	CLK_B_2F_1p	DIFF TX_2F18p	No	GC35	DQ43	DQ21	DQ10	DQ5
2F		23	VREFB2FNO	IO	CLK_B_2F_0n,CDR	DIFF RX_2F19n	Yes	FK36	DQ44	DQ22	DQ11	DQ5

Bank Number	Index within I/O Bank	VREF	Pin Name/Function	Optional Function(s)	Configuration Function	Dedicated Tx/Rx Channel	Soft CDR Support	R25A	DQS for X4	DQS for X8/X9	DQS for X16/X18	DQS for X32/X36
2F	22	VREFB2FNO	IO	CLK_B_2F_Op_CDR		DIFF_RX_2F19p	Yes	FH37	DQ44	DQ22	DQ11	DQ5
2F	21	VREFB2FNO	IO			DIFF_TX_2F19n	No	FP36	DQ44	DQ22	DQ11	DQ5
2F	20	VREFB2FNO	IO			DIFF_TX_2F19p	No	FT37	DQ44	DQ22	DQ11	DQ5
2F	19	VREFB2FNO	IO	PLL_2F_B_CLKOUT0n		DIFF_RX_2F20n	No	FK38	DQS44	DQ22	DQ11	DQ5
2F	18	VREFB2FNO	IO	PLL_2F_B_CLKOUT0p,PLL_2F_B_CLKOUT0,PLL_2F_B_FB0		DIFF_RX_2F20p	No	FH39	DQS44	DQ22	DQ11	DQ5
2F	17	VREFB2FNO	IO			DIFF_TX_2F20n	No	FP38	DQS45	DQS22/CQn22	DQ11	DQS5/CQn5
2F	16	VREFB2FNO	IO			DIFF_TX_2F20p	No	FT39	DQS45	DQS22/CQ22	DQ11	DQS5/CQ5
2F	15	VREFB2FNO	IO	CDR		DIFF_RX_2F21n	Yes	FK40	DQ45	DQ22	DQ11	DQ5
2F	14	VREFB2FNO	IO	CDR		DIFF_RX_2F21p	Yes	FH41	DQ45	DQ22	DQ11	DQ5
2F	13	VREFB2FNO	IO			DIFF_TX_2F21n	No	FP40	DQ45	DQ22	DQ11	DQ5
2F	12	VREFB2FNO	IO			DIFF_TX_2F21p	No	FT41	DQ45	DQ22	DQ11	DQ5
2F	11	VREFB2FNO	IO	CDR		DIFF_RX_2F22n	Yes	FY37	DQ46	DQ23	DQ11	DQ5
2F	10	VREFB2FNO	IO	CDR		DIFF_RX_2F22p	Yes	FV36	DQ46	DQ23	DQ11	DQ5
2F	9	VREFB2FNO	IO			DIFF_TX_2F22n	No	GC37	DQ46	DQ23	DQ11	DQ5
2F	8	VREFB2FNO	IO			DIFF_TX_2F22p	No	GE36	DQ46	DQ23	DQ11	DQ5
2F	7	VREFB2FNO	IO			DIFF_RX_2F23n	No	FY39	DQS46	DQ23	DQ11	DQ5
2F	6	VREFB2FNO	IO			DIFF_RX_2F23p	No	FV38	DQS46	DQ23	DQ11	DQ5
2F	5	VREFB2FNO	IO			DIFF_TX_2F23n	No	GC39	DQS47	DQS23/CQn23	DQS11/CQn11	DQ5
2F	4	VREFB2FNO	IO			DIFF_TX_2F23p	No	GE38	DQS47	DQS23/CQ23	DQS11/CQ11	DQ5
2F	3	VREFB2FNO	IO	CDR		DIFF_RX_2F24n	Yes	FY41	DQ47	DQ23	DQ11	DQ5
2F	2	VREFB2FNO	IO	CDR		DIFF_RX_2F24p	Yes	FV40	DQ47	DQ23	DQ11	DQ5
2F	1	VREFB2FNO	IO			DIFF_TX_2F24n	No	GC41	DQ47	DQ23	DQ11	DQ5
2F	0	VREFB2FNO	IO			DIFF_TX_2F24p	No	GE40	DQ47	DQ23	DQ11	DQ5
2E	95	VREFB2ENO	IO			DIFF_RX_2E1n	No	GG53	DQ48	DQ24	DQ12	DQ6
2E	94	VREFB2ENO	IO			DIFF_RX_2E1p	No	GJ52	DQ48	DQ24	DQ12	DQ6
2E	93	VREFB2ENO	IO			DIFF_TX_2E1n	No	GU53	DQ48	DQ24	DQ12	DQ6
2E	92	VREFB2ENO	IO			DIFF_TX_2E1p	No	GP52	DQ48	DQ24	DQ12	DQ6
2E	91	VREFB2ENO	IO			DIFF_RX_2E2n	No	GG51	DQS48	DQ24	DQ12	DQ6
2E	90	VREFB2ENO	IO			DIFF_RX_2E2p	No	GJ50	DQS48	DQ24	DQ12	DQ6
2E	89	VREFB2ENO	IO			DIFF_TX_2E2n	No	GU51	DQS49	DQS24/CQn24	DQ12	DQ6
2E	88	VREFB2ENO	IO			DIFF_TX_2E2p	No	GP50	DQS49	DQS24/CQ24	DQ12	DQ6
2E	87	VREFB2ENO	IO	CDR		DIFF_RX_2E3n	Yes	GG49	DQ49	DQ24	DQ12	DQ6
2E	86	VREFB2ENO	IO	CDR		DIFF_RX_2E3p	Yes	GJ48	DQ49	DQ24	DQ12	DQ6
2E	85	VREFB2ENO	IO			DIFF_TX_2E3n	No	GU49	DQ49	DQ24	DQ12	DQ6
2E	84	VREFB2ENO	IO			DIFF_TX_2E3p	No	GP48	DQ49	DQ24	DQ12	DQ6
2E	83	VREFB2ENO	IO			DIFF_RX_2E4n	No	HB53	DQ50	DQ25	DQ12	DQ6
2E	82	VREFB2ENO	IO			DIFF_RX_2E4p	No	GW52	DQ50	DQ25	DQ12	DQ6
2E	81	VREFB2ENO	IO			DIFF_TX_2E4n	No	HF53	DQ50	DQ25	DQ12	DQ6
2E	80	VREFB2ENO	IO			DIFF_TX_2E4p	No	HH52	DQ50	DQ25	DQ12	DQ6
2E	79	VREFB2ENO	IO			DIFF_RX_2E5n	No	HB51	DQS50	DQ25	DQ12	DQ6
2E	78	VREFB2ENO	IO			DIFF_RX_2E5p	No	GW50	DQS50	DQ25	DQ12	DQ6
2E	77	VREFB2ENO	IO	PLL_2E_T_CLKOUT1n		DIFF_TX_2E5n	No	HF51	DQS51	DQS25/CQn25	DQS12/CQn12	DQ6
2E	76	VREFB2ENO	IO	PLL_2E_T_CLKOUT1p,PLL_2E_T_CLKOUT1,PLL_2E_T_FB1		DIFF_TX_2E5p	No	HH50	DQS51	DQS25/CQ25	DQS12/CQ12	DQ6
2E	75	VREFB2ENO	IO	CDR		DIFF_RX_2E6n	Yes	HB49	DQ51	DQ25	DQ12	DQ6
2E	74	VREFB2ENO	IO	RZQ_T_2E_CDR		DIFF_RX_2E6p	Yes	GW48	DQ51	DQ25	DQ12	DQ6
2E	73	VREFB2ENO	IO	CLK_T_2E_1n		DIFF_TX_2E6n	No	HF49	DQ51	DQ25	DQ12	DQ6
2E	72	VREFB2ENO	IO	CLK_T_2E_1p		DIFF_TX_2E6p	No	HH48	DQ51	DQ25	DQ12	DQ6
2E	71	VREFB2ENO	IO	CLK_T_2E_0n		DIFF_RX_2E7n	No	GG47	DQ52	DQ26	DQ13	DQ6
2E	70	VREFB2ENO	IO	CLK_T_2E_0p		DIFF_RX_2E7p	No	GJ46	DQ52	DQ26	DQ13	DQ6
2E	69	VREFB2ENO	IO			DIFF_TX_2E7n	No	GU47	DQ52	DQ26	DQ13	DQ6
2E	68	VREFB2ENO	IO			DIFF_TX_2E7p	No	GP46	DQ52	DQ26	DQ13	DQ6
2E	67	VREFB2ENO	IO	PLL_2E_T_CLKOUT0n		DIFF_RX_2E8n	No	GG45	DQS52	DQ26	DQ13	DQ6
2E	66	VREFB2ENO	IO	PLL_2E_T_CLKOUT0p,PLL_2E_T_CLKOUT0,PLL_2E_T_FB0		DIFF_RX_2E8p	No	GJ44	DQS52	DQ26	DQ13	DQ6
2E	65	VREFB2ENO	IO			DIFF_TX_2E8n	No	GU45	DQS53	DQS26/CQn26	DQ13	DQS6/CQn6
2E	64	VREFB2ENO	IO			DIFF_TX_2E8p	No	GP44	DQS53	DQS26/CQ26	DQ13	DQS6/CQ6
2E	63	VREFB2ENO	IO	CDR		DIFF_RX_2E9n	Yes	GG43	DQ53	DQ26	DQ13	DQ6
2E	62	VREFB2ENO	IO	CDR		DIFF_RX_2E9p	Yes	GJ42	DQ53	DQ26	DQ13	DQ6
2E	61	VREFB2ENO	IO			DIFF_TX_2E9n	No	GU43	DQ53	DQ26	DQ13	DQ6
2E	60	VREFB2ENO	IO			DIFF_TX_2E9p	No	GP42	DQ53	DQ26	DQ13	DQ6
2E	59	VREFB2ENO	IO			DIFF_RX_2E10n	No	HB47	DQ54	DQ27	DQ13	DQ6
2E	58	VREFB2ENO	IO			DIFF_RX_2E10p	No	GW46	DQ54	DQ27	DQ13	DQ6
2E	57	VREFB2ENO	IO			DIFF_TX_2E10n	No	HF47	DQ54	DQ27	DQ13	DQ6
2E	56	VREFB2ENO	IO			DIFF_TX_2E10p	No	HH46	DQ54	DQ27	DQ13	DQ6
2E	55	VREFB2ENO	IO			DIFF_RX_2E11n	No	HB45	DQS54	DQ27	DQ13	DQ6
2E	54	VREFB2ENO	IO			DIFF_RX_2E11p	No	GW44	DQS54	DQ27	DQ13	DQ6
2E	53	VREFB2ENO	IO			DIFF_TX_2E11n	No	HF45	DQS55	DQS27/CQn27	DQS13/CQn13	DQ6

Bank Number	Index within I/O Bank	VREF	Pin Name/Function	Optional Function(s)	Configuration Function	Dedicated Tx/Rx Channel	Soft CDR Support	R25A	DQS for X4	DQS for X8/X9	DQS for X16/X18	DQS for X32/X36
2E	52	VREFB2ENO	IO			DIFF TX_2E11p	No	HH44	DQS55	DQS27/CQ27	DQS13/CQ13	DQ6
2E	51	VREFB2ENO	IO	CDR		DIFF RX_2E12n	Yes	HB43	DQS5	DQ27	DQ13	DQ6
2E	50	VREFB2ENO	IO	CDR		DIFF RX_2E12p	Yes	GW42	DQS5	DQ27	DQ13	DQ6
2E	49	VREFB2ENO	IO			DIFF TX_2E12n	No	HF43	DQS5	DQ27	DQ13	DQ6
2E	48	VREFB2ENO	IO			DIFF TX_2E12p	No	HH42	DQS5	DQ27	DQ13	DQ6
2E	47	VREFB2ENO	IO	CDR		DIFF RX_2E13n	Yes	FH53	DQ56	DQ28	DQ14	DQ7
2E	46	VREFB2ENO	IO	CDR		DIFF RX_2E13p	Yes	FK52	DQ56	DQ28	DQ14	DQ7
2E	45	VREFB2ENO	IO			DIFF TX_2E13n	No	FT53	DQ56	DQ28	DQ14	DQ7
2E	44	VREFB2ENO	IO			DIFF TX_2E13p	No	FP52	DQ56	DQ28	DQ14	DQ7
2E	43	VREFB2ENO	IO			DIFF RX_2E14n	No	FH51	DQS56	DQ28	DQ14	DQ7
2E	42	VREFB2ENO	IO			DIFF RX_2E14p	No	FK50	DQS56	DQ28	DQ14	DQ7
2E	41	VREFB2ENO	IO			DIFF TX_2E14n	No	FT51	DQS57	DQS28/CQn28	DQ14	DQ7
2E	40	VREFB2ENO	IO			DIFF TX_2E14p	No	FP50	DQS57	DQS28/CQ28	DQ14	DQ7
2E	39	VREFB2ENO	IO	CDR		DIFF RX_2E15n	Yes	FH49	DQ57	DQ28	DQ14	DQ7
2E	38	VREFB2ENO	IO	CDR		DIFF RX_2E15p	Yes	FK48	DQ57	DQ28	DQ14	DQ7
2E	37	VREFB2ENO	IO			DIFF TX_2E15n	No	FT49	DQ57	DQ28	DQ14	DQ7
2E	36	VREFB2ENO	IO			DIFF TX_2E15p	No	FP48	DQ57	DQ28	DQ14	DQ7
2E	35	VREFB2ENO	IO	CDR		DIFF RX_2E16n	Yes	FY53	DQ58	DQ29	DQ14	DQ7
2E	34	VREFB2ENO	IO	CDR		DIFF RX_2E16p	Yes	FV52	DQ58	DQ29	DQ14	DQ7
2E	33	VREFB2ENO	IO			DIFF TX_2E16n	No	GC53	DQ58	DQ29	DQ14	DQ7
2E	32	VREFB2ENO	IO			DIFF TX_2E16p	No	GE52	DQ58	DQ29	DQ14	DQ7
2E	31	VREFB2ENO	IO			DIFF RX_2E17n	No	FY51	DQS58	DQ29	DQ14	DQ7
2E	30	VREFB2ENO	IO			DIFF RX_2E17p	No	FV50	DQS58	DQ29	DQ14	DQ7
2E	29	VREFB2ENO	IO	PLL_2E_B_CLKOUT1n		DIFF TX_2E17n	No	GC51	DQS59	DQS29/CQn29	DQS14/CQn14	DQ7
2E	28	VREFB2ENO	IO	PLL_2E_B_CLKOUT1p,PLL_2E_B_CLKOUT1,PLL_2E_B_FB1		DIFF TX_2E17p	No	GE50	DQS59	DQS29/CQ29	DQS14/CQ14	DQ7
2E	27	VREFB2ENO	IO	CDR		DIFF RX_2E18n	Yes	FY49	DQ59	DQ29	DQ14	DQ7
2E	26	VREFB2ENO	IO	RZQ_B_2E,CDR		DIFF RX_2E18p	Yes	FV48	DQ59	DQ29	DQ14	DQ7
2E	25	VREFB2ENO	IO	CLK_B_2E_1n		DIFF TX_2E18n	No	GC49	DQ59	DQ29	DQ14	DQ7
2E	24	VREFB2ENO	IO	CLK_B_2E_1p		DIFF TX_2E18p	No	GE48	DQ59	DQ29	DQ14	DQ7
2E	23	VREFB2ENO	IO	CLK_B_2E_0n,CDR		DIFF RX_2E19n	Yes	FH47	DQ60	DQ30	DQ15	DQ7
2E	22	VREFB2ENO	IO	CLK_B_2E_0p,CDR		DIFF RX_2E19p	Yes	FK46	DQ60	DQ30	DQ15	DQ7
2E	21	VREFB2ENO	IO			DIFF TX_2E19n	No	FT47	DQ60	DQ30	DQ15	DQ7
2E	20	VREFB2ENO	IO			DIFF TX_2E19p	No	FP46	DQ60	DQ30	DQ15	DQ7
2E	19	VREFB2ENO	IO	PLL_2E_B_CLKOUT0n		DIFF RX_2E20n	No	FH45	DQS60	DQ30	DQ15	DQ7
2E	18	VREFB2ENO	IO	PLL_2E_B_CLKOUT0p,PLL_2E_B_CLKOUT0,PLL_2E_B_FB0		DIFF RX_2E20p	No	FK44	DQS60	DQ30	DQ15	DQ7
2E	17	VREFB2ENO	IO			DIFF TX_2E20n	No	FT45	DQS61	DQS30/CQn30	DQ15	DQS7/CQn7
2E	16	VREFB2ENO	IO			DIFF TX_2E20p	No	FP44	DQS61	DQS30/CQ30	DQ15	DQS7/CQ7
2E	15	VREFB2ENO	IO	CDR		DIFF RX_2E21n	Yes	FH43	DQ61	DQ30	DQ15	DQ7
2E	14	VREFB2ENO	IO	CDR		DIFF RX_2E21p	Yes	FK42	DQ61	DQ30	DQ15	DQ7
2E	13	VREFB2ENO	IO			DIFF TX_2E21n	No	FT43	DQ61	DQ30	DQ15	DQ7
2E	12	VREFB2ENO	IO			DIFF TX_2E21p	No	FP42	DQ61	DQ30	DQ15	DQ7
2E	11	VREFB2ENO	IO	CDR		DIFF RX_2E22n	Yes	FY47	DQ62	DQ31	DQ15	DQ7
2E	10	VREFB2ENO	IO	CDR		DIFF RX_2E22p	Yes	FV46	DQ62	DQ31	DQ15	DQ7
2E	9	VREFB2ENO	IO			DIFF TX_2E22n	No	GC47	DQ62	DQ31	DQ15	DQ7
2E	8	VREFB2ENO	IO			DIFF TX_2E22p	No	GE46	DQ62	DQ31	DQ15	DQ7
2E	7	VREFB2ENO	IO			DIFF RX_2E23n	No	FY45	DQS62	DQ31	DQ15	DQ7
2E	6	VREFB2ENO	IO			DIFF RX_2E23p	No	FV44	DQS62	DQ31	DQ15	DQ7
2E	5	VREFB2ENO	IO			DIFF TX_2E23n	No	GC45	DQS63	DQS31/CQn31	DQS15/CQn15	DQ7
2E	4	VREFB2ENO	IO			DIFF TX_2E23p	No	GE44	DQS63	DQS31/CQ31	DQS15/CQ15	DQ7
2E	3	VREFB2ENO	IO	CDR		DIFF RX_2E24n	Yes	FY43	DQ63	DQ31	DQ15	DQ7
2E	2	VREFB2ENO	IO	CDR		DIFF RX_2E24p	Yes	FV42	DQ63	DQ31	DQ15	DQ7
2E	1	VREFB2ENO	IO			DIFF TX_2E24n	No	GC43	DQ63	DQ31	DQ15	DQ7
2E	0	VREFB2ENO	IO			DIFF TX_2E24p	No	GE42	DQ63	DQ31	DQ15	DQ7
3D	95	VREFB3DNO	IO			DIFF RX_3D1n	No	U7	DQ96	DQ48	DQ24	DQ12
3D	94	VREFB3DNO	IO			DIFF RX_3D1p	No	W6	DQ96	DQ48	DQ24	DQ12
3D	93	VREFB3DNO	IO			DIFF TX_3D1n	No	N7	DQ96	DQ48	DQ24	DQ12
3D	92	VREFB3DNO	IO			DIFF TX_3D1p	No	L6	DQ96	DQ48	DQ24	DQ12
3D	91	VREFB3DNO	IO			DIFF RX_3D2n	No	U10	DQS96	DQ48	DQ24	DQ12
3D	90	VREFB3DNO	IO			DIFF RX_3D2p	No	W9	DQS96	DQ48	DQ24	DQ12
3D	89	VREFB3DNO	IO			DIFF TX_3D2n	No	N10	DQS97	DQS48/CQn48	DQ24	DQ12
3D	88	VREFB3DNO	IO			DIFF TX_3D2p	No	L9	DQS97	DQS48/CQ48	DQ24	DQ12
3D	87	VREFB3DNO	IO	CDR		DIFF RX_3D3n	Yes	U14	DQ97	DQ48	DQ24	DQ12
3D	86	VREFB3DNO	IO	CDR		DIFF RX_3D3p	Yes	W12	DQ97	DQ48	DQ24	DQ12
3D	85	VREFB3DNO	IO			DIFF TX_3D3n	No	N14	DQ97	DQ48	DQ24	DQ12
3D	84	VREFB3DNO	IO			DIFF TX_3D3p	No	L12	DQ97	DQ48	DQ24	DQ12
3D	83	VREFB3DNO	IO			DIFF RX_3D4n	No	J7	DQ98	DQ49	DQ24	DQ12

Bank Number	Index within I/O Bank	VREF	Pin Name/Function	Optional Function(s)	Configuration Function	Dedicated Tx/Rx Channel	Soft CDR Support	R25A	DQS for X4	DQS for X8/X9	DQS for X16/X18	DQS for X32/X36
3D	82	VREFB3DNO	IO			DIFF_RX_3D4p	No	G6	DQ98	DQ49	DQ24	DQ12
3D	81	VREFB3DNO	IO			DIFF_TX_3D4n	No	E5	DQ98	DQ49	DQ24	DQ12
3D	80	VREFB3DNO	IO			DIFF_TX_3D4p	No	G3	DQ98	DQ49	DQ24	DQ12
3D	79	VREFB3DNO	IO			DIFF_RX_3D5n	No	J10	DQSn98	DQ49	DQ24	DQ12
3D	78	VREFB3DNO	IO			DIFF_RX_3D5p	No	G9	DQSn98	DQ49	DQ24	DQ12
3D	77	VREFB3DNO	IO	PLL_3D_T_CLKOUT1n		DIFF_TX_3D5n	No	A10	DQSn99	DQSn49/CQn49	DQSn24/CQn24	DQ12
3D	76	VREFB3DNO	IO	PLL_3D_T_CLKOUT1p,PLL_3D_T_CLKOUT1,PLL_3D_T_FB1		DIFF_TX_3D5p	No	C9	DQSn99	DQSn49/CQn49	DQSn24/CQn24	DQ12
3D	75	VREFB3DNO	IO	CDR		DIFF_RX_3D6n	Yes	J14	DQ99	DQ49	DQ24	DQ12
3D	74	VREFB3DNO	IO	RZQ_T_3D_CDR		DIFF_RX_3D6p	Yes	G12	DQ99	DQ49	DQ24	DQ12
3D	73	VREFB3DNO	IO	CLK_T_3D_1n		DIFF_TX_3D6n	No	A14	DQ99	DQ49	DQ24	DQ12
3D	72	VREFB3DNO	IO	CLK_T_3D_1p		DIFF_TX_3D6p	No	C12	DQ99	DQ49	DQ24	DQ12
3D	71	VREFB3DNO	IO	CLK_T_3D_0n		DIFF_RX_3D7n	No	U17	DQ100	DQ50	DQ25	DQ12
3D	70	VREFB3DNO	IO	CLK_T_3D_0p		DIFF_RX_3D7p	No	W15	DQ100	DQ50	DQ25	DQ12
3D	69	VREFB3DNO	IO			DIFF_TX_3D7n	No	N17	DQ100	DQ50	DQ25	DQ12
3D	68	VREFB3DNO	IO			DIFF_TX_3D7p	No	L15	DQ100	DQ50	DQ25	DQ12
3D	67	VREFB3DNO	IO	PLL_3D_T_CLKOUT0n		DIFF_RX_3D8n	No	U19	DQSn100	DQ50	DQ25	DQ12
3D	66	VREFB3DNO	IO	PLL_3D_T_CLKOUT0p,PLL_3D_T_CLKOUT0,PLL_3D_T_FB0		DIFF_RX_3D8p	No	W18	DQSn100	DQ50	DQ25	DQ12
3D	65	VREFB3DNO	IO			DIFF_TX_3D8n	No	N19	DQSn101	DQSn50/CQn50	DQ25	DQSn12/CQn12
3D	64	VREFB3DNO	IO			DIFF_TX_3D8p	No	L18	DQSn101	DQSn50/CQn50	DQ25	DQSn12/CQn12
3D	63	VREFB3DNO	IO	CDR		DIFF_RX_3D9n	Yes	U21	DQ101	DQ50	DQ25	DQ12
3D	62	VREFB3DNO	IO	CDR		DIFF_RX_3D9p	Yes	W20	DQ101	DQ50	DQ25	DQ12
3D	61	VREFB3DNO	IO			DIFF_TX_3D9p	No	N21	DQ101	DQ50	DQ25	DQ12
3D	60	VREFB3DNO	IO			DIFF_TX_3D9p	No	L20	DQ101	DQ50	DQ25	DQ12
3D	59	VREFB3DNO	IO			DIFF_RX_3D10n	No	J17	DQ102	DQ51	DQ25	DQ12
3D	58	VREFB3DNO	IO			DIFF_RX_3D10p	No	G15	DQ102	DQ51	DQ25	DQ12
3D	57	VREFB3DNO	IO			DIFF_TX_3D10n	No	A17	DQ102	DQ51	DQ25	DQ12
3D	56	VREFB3DNO	IO			DIFF_TX_3D10p	No	C15	DQ102	DQ51	DQ25	DQ12
3D	55	VREFB3DNO	IO			DIFF_RX_3D11n	No	J19	DQSn102	DQ51	DQ25	DQ12
3D	54	VREFB3DNO	IO			DIFF_RX_3D11p	No	G18	DQSn102	DQ51	DQ25	DQ12
3D	53	VREFB3DNO	IO			DIFF_TX_3D11n	No	A19	DQSn103	DQSn51/CQn51	DQSn25/CQn25	DQ12
3D	52	VREFB3DNO	IO			DIFF_TX_3D11p	No	C18	DQSn103	DQSn51/CQn51	DQSn25/CQn25	DQ12
3D	51	VREFB3DNO	IO	CDR		DIFF_RX_3D12n	Yes	J21	DQ103	DQ51	DQ25	DQ12
3D	50	VREFB3DNO	IO	CDR		DIFF_RX_3D12p	Yes	G20	DQ103	DQ51	DQ25	DQ12
3D	49	VREFB3DNO	IO			DIFF_TX_3D12n	No	A21	DQ103	DQ51	DQ25	DQ12
3D	48	VREFB3DNO	IO			DIFF_TX_3D12p	No	C20	DQ103	DQ51	DQ25	DQ12
3D	47	VREFB3DNO	IO	CDR		DIFF_RX_3D13n	Yes	A7	DQ104	DQ52	DQ26	DQ13
3D	46	VREFB3DNO	IO	CDR		DIFF_RX_3D13p	Yes	AV6	DQ104	DQ52	DQ26	DQ13
3D	45	VREFB3DNO	IO			DIFF_TX_3D13n	No	AM7	DQ104	DQ52	DQ26	DQ13
3D	44	VREFB3DNO	IO			DIFF_TX_3D13p	No	AK6	DQ104	DQ52	DQ26	DQ13
3D	43	VREFB3DNO	IO			DIFF_RX_3D14n	No	AT10	DQSn104	DQ52	DQ26	DQ13
3D	42	VREFB3DNO	IO			DIFF_RX_3D14p	No	AV9	DQSn104	DQ52	DQ26	DQ13
3D	41	VREFB3DNO	IO			DIFF_TX_3D14n	No	AM10	DQSn105	DQSn52/CQn52	DQ26	DQ13
3D	40	VREFB3DNO	IO			DIFF_TX_3D14p	No	AK9	DQSn105	DQSn52/CQn52	DQ26	DQ13
3D	39	VREFB3DNO	IO	CDR		DIFF_RX_3D15n	Yes	AT14	DQ105	DQ52	DQ26	DQ13
3D	38	VREFB3DNO	IO	CDR		DIFF_RX_3D15p	Yes	AV12	DQ105	DQ52	DQ26	DQ13
3D	37	VREFB3DNO	IO			DIFF_TX_3D15n	No	AM14	DQ105	DQ52	DQ26	DQ13
3D	36	VREFB3DNO	IO			DIFF_TX_3D15p	No	AK12	DQ105	DQ52	DQ26	DQ13
3D	35	VREFB3DNO	IO	CDR		DIFF_RX_3D16n	Yes	AH7	DQ106	DQ53	DQ26	DQ13
3D	34	VREFB3DNO	IO	CDR		DIFF_RX_3D16p	Yes	AF6	DQ106	DQ53	DQ26	DQ13
3D	33	VREFB3DNO	IO			DIFF_TX_3D16n	No	AA7	DQ106	DQ53	DQ26	DQ13
3D	32	VREFB3DNO	IO			DIFF_TX_3D16p	No	AC6	DQ106	DQ53	DQ26	DQ13
3D	31	VREFB3DNO	IO			DIFF_RX_3D17n	No	AH10	DQSn106	DQ53	DQ26	DQ13
3D	30	VREFB3DNO	IO			DIFF_RX_3D17p	No	AF9	DQSn106	DQ53	DQ26	DQ13
3D	29	VREFB3DNO	IO	PLL_3D_B_CLKOUT1n		DIFF_TX_3D17n	No	AA10	DQSn107	DQSn53/CQn53	DQSn26/CQn26	DQ13
3D	28	VREFB3DNO	IO	PLL_3D_B_CLKOUT1p,PLL_3D_B_CLKOUT1,PLL_3D_B_FB1		DIFF_TX_3D17p	No	AC9	DQSn107	DQSn53/CQn53	DQSn26/CQn26	DQ13
3D	27	VREFB3DNO	IO	CDR		DIFF_RX_3D18n	Yes	AH14	DQ107	DQ53	DQ26	DQ13
3D	26	VREFB3DNO	IO	RZQ_B_3D_CDR		DIFF_RX_3D18p	Yes	AF12	DQ107	DQ53	DQ26	DQ13
3D	25	VREFB3DNO	IO	CLK_B_3D_1n		DIFF_TX_3D18n	No	AA14	DQ107	DQ53	DQ26	DQ13
3D	24	VREFB3DNO	IO	CLK_B_3D_1p		DIFF_TX_3D18p	No	AC12	DQ107	DQ53	DQ26	DQ13
3D	23	VREFB3DNO	IO	CLK_B_3D_0n,CDR		DIFF_RX_3D19n	Yes	AT17	DQ108	DQ54	DQ27	DQ13
3D	22	VREFB3DNO	IO	CLK_B_3D_0p,CDR		DIFF_RX_3D19p	Yes	AV15	DQ108	DQ54	DQ27	DQ13
3D	21	VREFB3DNO	IO			DIFF_TX_3D19n	No	AM17	DQ108	DQ54	DQ27	DQ13
3D	20	VREFB3DNO	IO			DIFF_TX_3D19p	No	AK15	DQ108	DQ54	DQ27	DQ13
3D	19	VREFB3DNO	IO	PLL_3D_B_CLKOUT0n		DIFF_RX_3D20n	No	AT19	DQSn108	DQ54	DQ27	DQ13
3D	18	VREFB3DNO	IO	PLL_3D_B_CLKOUT0p,PLL_3D_B_CLKOUT0,PLL_3D_B_FB0		DIFF_RX_3D20p	No	AV18	DQSn108	DQ54	DQ27	DQ13
3D	17	VREFB3DNO	IO			DIFF_TX_3D20n	No	AM19	DQSn109	DQSn54/CQn54	DQ27	DQSn13/CQn13

Bank Number	Index within I/O Bank	VREF	Pin Name/Function	Optional Function(s)	Configuration Function	Dedicated Tx/Rx Channel	Soft CDR Support	R25A	DQS for X4	DQS for X8/X9	DQS for X16/X18	DQS for X32/X36
3D	16	VREFB3DNO	IO			DIFF_TX_3D20p	No	AK18	DQS109	DQS54/CO54	DQ27	DQS13/CO13
3D	15	VREFB3DNO	IO	CDR		DIFF_RX_3D21n	Yes	AT21	DQ109	DQ54	DQ27	DQ13
3D	14	VREFB3DNO	IO	CDR		DIFF_RX_3D21p	Yes	AV20	DQ109	DQ54	DQ27	DQ13
3D	13	VREFB3DNO	IO			DIFF_TX_3D21n	No	AM21	DQ109	DQ54	DQ27	DQ13
3D	12	VREFB3DNO	IO			DIFF_TX_3D21p	No	AK20	DQ109	DQ54	DQ27	DQ13
3D	11	VREFB3DNO	IO	CDR		DIFF_RX_3D22n	Yes	AH17	DQ110	DQ55	DQ27	DQ13
3D	10	VREFB3DNO	IO	CDR		DIFF_RX_3D22p	Yes	AF15	DQ110	DQ55	DQ27	DQ13
3D	9	VREFB3DNO	IO			DIFF_TX_3D22n	No	AA17	DQ110	DQ55	DQ27	DQ13
3D	8	VREFB3DNO	IO			DIFF_TX_3D22p	No	AC15	DQ110	DQ55	DQ27	DQ13
3D	7	VREFB3DNO	IO			DIFF_RX_3D23n	No	AH19	DQS110	DQ55	DQ27	DQ13
3D	6	VREFB3DNO	IO			DIFF_RX_3D23p	No	AF18	DQS110	DQ55	DQ27	DQ13
3D	5	VREFB3DNO	IO			DIFF_TX_3D23n	No	AA19	DQS111	DQS55/CO55	DQS27/CO27	DQ13
3D	4	VREFB3DNO	IO			DIFF_TX_3D23p	No	AC18	DQS111	DQS55/CO55	DQS27/CO27	DQ13
3D	3	VREFB3DNO	IO	CDR		DIFF_RX_3D24n	Yes	AH21	DQ111	DQ55	DQ27	DQ13
3D	2	VREFB3DNO	IO	CDR		DIFF_RX_3D24p	Yes	AF20	DQ111	DQ55	DQ27	DQ13
3D	1	VREFB3DNO	IO			DIFF_TX_3D24n	No	AA21	DQ111	DQ55	DQ27	DQ13
3D	0	VREFB3DNO	IO			DIFF_TX_3D24p	No	AC20	DQ111	DQ55	DQ27	DQ13
3C	95	VREFB3CNO	IO			DIFF_RX_3C1n	No	U23	DQ112	DQ56	DQ28	DQ14
3C	94	VREFB3CNO	IO			DIFF_RX_3C1p	No	W22	DQ112	DQ56	DQ28	DQ14
3C	93	VREFB3CNO	IO			DIFF_TX_3C1n	No	N23	DQ112	DQ56	DQ28	DQ14
3C	92	VREFB3CNO	IO			DIFF_TX_3C1p	No	L22	DQ112	DQ56	DQ28	DQ14
3C	91	VREFB3CNO	IO			DIFF_RX_3C2n	No	U25	DQS112	DQ56	DQ28	DQ14
3C	90	VREFB3CNO	IO			DIFF_RX_3C2p	No	W24	DQS112	DQ56	DQ28	DQ14
3C	89	VREFB3CNO	IO			DIFF_TX_3C2n	No	N25	DQS113	DQS56/CO56	DQ28	DQ14
3C	88	VREFB3CNO	IO			DIFF_TX_3C2p	No	L24	DQS113	DQS56/CO56	DQ28	DQ14
3C	87	VREFB3CNO	IO	CDR		DIFF_RX_3C3n	Yes	U27	DQ113	DQ56	DQ28	DQ14
3C	86	VREFB3CNO	IO	CDR		DIFF_RX_3C3p	Yes	W26	DQ113	DQ56	DQ28	DQ14
3C	85	VREFB3CNO	IO			DIFF_TX_3C3n	No	N27	DQ113	DQ56	DQ28	DQ14
3C	84	VREFB3CNO	IO			DIFF_TX_3C3p	No	L26	DQ113	DQ56	DQ28	DQ14
3C	83	VREFB3CNO	IO			DIFF_RX_3C4n	No	J23	DQ114	DQ57	DQ28	DQ14
3C	82	VREFB3CNO	IO			DIFF_RX_3C4p	No	G22	DQ114	DQ57	DQ28	DQ14
3C	81	VREFB3CNO	IO			DIFF_TX_3C4n	No	A23	DQ114	DQ57	DQ28	DQ14
3C	80	VREFB3CNO	IO			DIFF_TX_3C4p	No	C22	DQ114	DQ57	DQ28	DQ14
3C	79	VREFB3CNO	IO			DIFF_RX_3C5n	No	J25	DQS114	DQ57	DQ28	DQ14
3C	78	VREFB3CNO	IO			DIFF_RX_3C5p	No	G24	DQS114	DQ57	DQ28	DQ14
3C	77	VREFB3CNO	IO	PLL_3C_T_CLKOUT1n		DIFF_TX_3C5n	No	A25	DQS115	DQS57/CO57	DQS28/CO28	DQ14
3C	76	VREFB3CNO	IO	PLL_3C_T_CLKOUT1p,PLL_3C_T_CLKOUT1,PLL_3C_T_FB1		DIFF_TX_3C5p	No	C24	DQS115	DQS57/CO57	DQS28/CO28	DQ14
3C	75	VREFB3CNO	IO	CDR		DIFF_RX_3C6n	Yes	J27	DQ115	DQ57	DQ28	DQ14
3C	74	VREFB3CNO	IO	RZQ_T_3C,CDR		DIFF_RX_3C6p	Yes	G26	DQ115	DQ57	DQ28	DQ14
3C	73	VREFB3CNO	IO	CLK_T_3C_1n		DIFF_TX_3C6n	No	A27	DQ115	DQ57	DQ28	DQ14
3C	72	VREFB3CNO	IO	CLK_T_3C_1p		DIFF_TX_3C6p	No	C26	DQ115	DQ57	DQ28	DQ14
3C	71	VREFB3CNO	IO	CLK_T_3C_0n		DIFF_RX_3C7n	No	U29	DQ116	DQ58	DQ29	DQ14
3C	70	VREFB3CNO	IO	CLK_T_3C_0p		DIFF_RX_3C7p	No	W28	DQ116	DQ58	DQ29	DQ14
3C	69	VREFB3CNO	IO			DIFF_TX_3C7n	No	N29	DQ116	DQ58	DQ29	DQ14
3C	68	VREFB3CNO	IO			DIFF_TX_3C7p	No	L28	DQ116	DQ58	DQ29	DQ14
3C	67	VREFB3CNO	IO	PLL_3C_T_CLKOUT0n		DIFF_RX_3C8n	No	U31	DQS116	DQ58	DQ29	DQ14
3C	66	VREFB3CNO	IO	PLL_3C_T_CLKOUT0p,PLL_3C_T_CLKOUT0,PLL_3C_T_FB0		DIFF_RX_3C8p	No	W30	DQS116	DQ58	DQ29	DQ14
3C	65	VREFB3CNO	IO			DIFF_TX_3C8n	No	N31	DQS117	DQS58/CO58	DQ29	DQS14/CO14
3C	64	VREFB3CNO	IO			DIFF_TX_3C8p	No	L30	DQS117	DQS58/CO58	DQ29	DQS14/CO14
3C	63	VREFB3CNO	IO	CDR		DIFF_RX_3C9n	Yes	U33	DQ117	DQ58	DQ29	DQ14
3C	62	VREFB3CNO	IO	CDR		DIFF_RX_3C9p	Yes	W32	DQ117	DQ58	DQ29	DQ14
3C	61	VREFB3CNO	IO			DIFF_TX_3C9n	No	N33	DQ117	DQ58	DQ29	DQ14
3C	60	VREFB3CNO	IO			DIFF_TX_3C9p	No	L32	DQ117	DQ58	DQ29	DQ14
3C	59	VREFB3CNO	IO			DIFF_RX_3C10n	No	J29	DQ118	DQ59	DQ29	DQ14
3C	58	VREFB3CNO	IO			DIFF_RX_3C10p	No	G28	DQ118	DQ59	DQ29	DQ14
3C	57	VREFB3CNO	IO			DIFF_TX_3C10n	No	A29	DQ118	DQ59	DQ29	DQ14
3C	56	VREFB3CNO	IO			DIFF_TX_3C10p	No	C28	DQ118	DQ59	DQ29	DQ14
3C	55	VREFB3CNO	IO			DIFF_RX_3C11n	No	J31	DQS118	DQ59	DQ29	DQ14
3C	54	VREFB3CNO	IO			DIFF_RX_3C11p	No	G30	DQS118	DQ59	DQ29	DQ14
3C	53	VREFB3CNO	IO			DIFF_TX_3C11n	No	A31	DQS119	DQS59/CO59	DQS29/CO29	DQ14
3C	52	VREFB3CNO	IO			DIFF_TX_3C11p	No	C30	DQS119	DQS59/CO59	DQS29/CO29	DQ14
3C	51	VREFB3CNO	IO	CDR		DIFF_RX_3C12n	Yes	J33	DQ119	DQ59	DQ29	DQ14
3C	50	VREFB3CNO	IO	CDR		DIFF_RX_3C12p	Yes	G32	DQ119	DQ59	DQ29	DQ14
3C	49	VREFB3CNO	IO			DIFF_TX_3C12n	No	A33	DQ119	DQ59	DQ29	DQ14
3C	48	VREFB3CNO	IO			DIFF_TX_3C12p	No	C32	DQ119	DQ59	DQ29	DQ14
3C	47	VREFB3CNO	IO	CDR		DIFF_RX_3C13n	Yes	AT23	DQ120	DQ60	DQ30	DQ15



Bank Number	Index within I/O Bank	VREF	Pin Name/Function	Optional Function(s)	Configuration Function	Dedicated Tx/Rx Channel	Soft CDR Support	R25A	DQS for X4	DQS for X8/X9	DQS for X16/X18	DQS for X32/X36
3C		46	VREFB3CNO	IO		CDR						
3C		45	VREFB3CNO	IO		DIFF_RX_3C13p	Yes	AV22	DQ120	DQ60	DQ30	DQ15
3C		44	VREFB3CNO	IO		DIFF_TX_3C13n	No	AM23	DQ120	DQ60	DQ30	DQ15
3C		43	VREFB3CNO	IO		DIFF_TX_3C13p	No	AK22	DQ120	DQ60	DQ30	DQ15
3C		42	VREFB3CNO	IO		DIFF_RX_3C14n	No	AT25	DQSn120	DQ60	DQ30	DQ15
3C		41	VREFB3CNO	IO		DIFF_RX_3C14p	No	AV24	DQSn120	DQ60	DQ30	DQ15
3C		40	VREFB3CNO	IO		DIFF_TX_3C14n	No	AM25	DQSn121	DQSn60/CQn60	DQ30	DQ15
3C		39	VREFB3CNO	IO	CDR	DIFF_TX_3C14p	No	AK24	DQSn121	DQSn60/CQ60	DQ30	DQ15
3C		38	VREFB3CNO	IO	CDR	DIFF_RX_3C15n	Yes	AT27	DQ121	DQ60	DQ30	DQ15
3C		37	VREFB3CNO	IO		DIFF_RX_3C15p	Yes	AV26	DQ121	DQ60	DQ30	DQ15
3C		36	VREFB3CNO	IO		DIFF_TX_3C15n	No	AM27	DQ121	DQ60	DQ30	DQ15
3C		35	VREFB3CNO	IO	CDR	DIFF_TX_3C15p	No	AK26	DQ121	DQ60	DQ30	DQ15
3C		34	VREFB3CNO	IO	CDR	DIFF_RX_3C16n	Yes	AH23	DQ122	DQ61	DQ30	DQ15
3C		33	VREFB3CNO	IO		DIFF_RX_3C16p	Yes	AF22	DQ122	DQ61	DQ30	DQ15
3C		32	VREFB3CNO	IO		DIFF_TX_3C16n	No	AA23	DQ122	DQ61	DQ30	DQ15
3C		31	VREFB3CNO	IO		DIFF_TX_3C16p	No	AC22	DQ122	DQ61	DQ30	DQ15
3C		30	VREFB3CNO	IO		DIFF_RX_3C17n	No	AH25	DQSn122	DQ61	DQ30	DQ15
3C		29	VREFB3CNO	IO	PLL_3C_B_CLKOUT1n	DIFF_RX_3C17p	No	AF24	DQSn122	DQ61	DQ30	DQ15
3C		28	VREFB3CNO	IO	PLL_3C_B_CLKOUT1p,PLL_3C_B_CLKOUT1,PLL_3C_B_FB1	DIFF_TX_3C17n	No	AA25	DQSn123	DQSn61/CQn61	DQSn30/CQn30	DQ15
3C		27	VREFB3CNO	IO	CDR	DIFF_TX_3C17p	No	AC24	DQSn123	DQSn61/CQ61	DQSn30/CQ30	DQ15
3C		26	VREFB3CNO	IO		DIFF_RX_3C18n	Yes	AH27	DQ123	DQ61	DQ30	DQ15
3C		25	VREFB3CNO	IO	RZQ_B_3C,CDR	DIFF_RX_3C18p	Yes	AF26	DQ123	DQ61	DQ30	DQ15
3C		24	VREFB3CNO	IO	CLK_B_3C_1n	DIFF_TX_3C18n	No	AA27	DQ123	DQ61	DQ30	DQ15
3C		23	VREFB3CNO	IO	CLK_B_3C_1p	DIFF_TX_3C18p	No	AC26	DQ123	DQ61	DQ30	DQ15
3C		22	VREFB3CNO	IO	CLK_B_3C_0n,CDR	DIFF_RX_3C19n	Yes	AT29	DQ124	DQ62	DQ31	DQ15
3C		21	VREFB3CNO	IO	CLK_B_3C_0p,CDR	DIFF_RX_3C19p	Yes	AV28	DQ124	DQ62	DQ31	DQ15
3C		20	VREFB3CNO	IO		DIFF_TX_3C19n	No	AM29	DQ124	DQ62	DQ31	DQ15
3C		19	VREFB3CNO	IO	PLL_3C_B_CLKOUT0n	DIFF_TX_3C19p	No	AK28	DQ124	DQ62	DQ31	DQ15
3C		18	VREFB3CNO	IO	PLL_3C_B_CLKOUT0p,PLL_3C_B_CLKOUT0,PLL_3C_B_FB0	DIFF_RX_3C20n	No	AT31	DQSn124	DQ62	DQ31	DQ15
3C		17	VREFB3CNO	IO		DIFF_TX_3C20p	No	AV30	DQSn124	DQ62	DQ31	DQ15
3C		16	VREFB3CNO	IO		DIFF_TX_3C20n	No	AM31	DQSn125	DQSn62/CQn62	DQ31	DQSn15/CQn15
3C		15	VREFB3CNO	IO	CDR	DIFF_TX_3C20p	No	AK30	DQSn125	DQSn62/CQ62	DQ31	DQSn15/CQ15
3C		14	VREFB3CNO	IO	CDR	DIFF_RX_3C21n	Yes	AT33	DQ125	DQ62	DQ31	DQ15
3C		13	VREFB3CNO	IO		DIFF_RX_3C21p	Yes	AV32	DQ125	DQ62	DQ31	DQ15
3C		12	VREFB3CNO	IO		DIFF_TX_3C21n	No	AM33	DQ125	DQ62	DQ31	DQ15
3C		11	VREFB3CNO	IO	CDR	DIFF_TX_3C21p	No	AK32	DQ125	DQ62	DQ31	DQ15
3C		10	VREFB3CNO	IO	CDR	DIFF_RX_3C22n	Yes	AH29	DQ126	DQ63	DQ31	DQ15
3C		9	VREFB3CNO	IO		DIFF_RX_3C22p	Yes	AF28	DQ126	DQ63	DQ31	DQ15
3C		8	VREFB3CNO	IO		DIFF_TX_3C22n	No	AA29	DQ126	DQ63	DQ31	DQ15
3C		7	VREFB3CNO	IO		DIFF_TX_3C22p	No	AC28	DQ126	DQ63	DQ31	DQ15
3C		6	VREFB3CNO	IO		DIFF_RX_3C23n	No	AH31	DQSn126	DQ63	DQ31	DQ15
3C		5	VREFB3CNO	IO		DIFF_RX_3C23p	No	AF30	DQSn126	DQ63	DQ31	DQ15
3C		4	VREFB3CNO	IO		DIFF_TX_3C23n	No	AA31	DQSn127	DQSn63/CQn63	DQSn31/CQn31	DQ15
3C		3	VREFB3CNO	IO	CDR	DIFF_TX_3C23p	No	AC30	DQSn127	DQSn63/CQ63	DQSn31/CQ31	DQ15
3C		2	VREFB3CNO	IO	CDR	DIFF_RX_3C24n	Yes	AH33	DQ127	DQ63	DQ31	DQ15
3C		1	VREFB3CNO	IO		DIFF_RX_3C24p	Yes	AF32	DQ127	DQ63	DQ31	DQ15
3C		0	VREFB3CNO	IO		DIFF_TX_3C24n	No	AA33	DQ127	DQ63	DQ31	DQ15
3C			VREFB3CNO	IO		DIFF_TX_3C24p	No	AC32	DQ127	DQ63	DQ31	DQ15
3F		95	VREFB3FNO	IO		DIFF_RX_3F1n	No	U45	DQ128	DQ64	DQ32	DQ16
3F		94	VREFB3FNO	IO		DIFF_RX_3F1p	No	W44	DQ128	DQ64	DQ32	DQ16
3F		93	VREFB3FNO	IO		DIFF_TX_3F1n	No	N45	DQ128	DQ64	DQ32	DQ16
3F		92	VREFB3FNO	IO		DIFF_TX_3F1p	No	L44	DQ128	DQ64	DQ32	DQ16
3F		91	VREFB3FNO	IO		DIFF_RX_3F2n	No	U43	DQSn128	DQ64	DQ32	DQ16
3F		90	VREFB3FNO	IO		DIFF_RX_3F2p	No	W42	DQSn128	DQ64	DQ32	DQ16
3F		89	VREFB3FNO	IO		DIFF_TX_3F2n	No	N43	DQSn129	DQSn64/CQn64	DQ32	DQ16
3F		88	VREFB3FNO	IO		DIFF_TX_3F2p	No	L42	DQSn129	DQSn64/CQ64	DQ32	DQ16
3F		87	VREFB3FNO	IO	CDR	DIFF_RX_3F3n	Yes	U41	DQ129	DQ64	DQ32	DQ16
3F		86	VREFB3FNO	IO	CDR	DIFF_RX_3F3p	Yes	W40	DQ129	DQ64	DQ32	DQ16
3F		85	VREFB3FNO	IO		DIFF_TX_3F3n	No	N41	DQ129	DQ64	DQ32	DQ16
3F		84	VREFB3FNO	IO		DIFF_TX_3F3p	No	L40	DQ129	DQ64	DQ32	DQ16
3F		83	VREFB3FNO	IO		DIFF_RX_3F4n	No	J45	DQ130	DQ65	DQ32	DQ16
3F		82	VREFB3FNO	IO		DIFF_RX_3F4p	No	G44	DQ130	DQ65	DQ32	DQ16
3F		81	VREFB3FNO	IO		DIFF_TX_3F4n	No	A45	DQ130	DQ65	DQ32	DQ16
3F		80	VREFB3FNO	IO		DIFF_TX_3F4p	No	C44	DQ130	DQ65	DQ32	DQ16
3F		79	VREFB3FNO	IO		DIFF_RX_3F5n	No	J43	DQSn130	DQ65	DQ32	DQ16
3F		78	VREFB3FNO	IO		DIFF_RX_3F5p	No	G42	DQSn130	DQ65	DQ32	DQ16
3F		77	VREFB3FNO	IO	PLL_3F_T_CLKOUT1n	DIFF_TX_3F5n	No	A43	DQSn131	DQSn65/CQn65	DQSn32/CQn32	DQ16

Bank Number	Index within I/O Bank	VREF	Pin Name/Function	Optional Function(s)	Configuration Function	Dedicated Tx/Rx Channel	Soft CDR Support	R25A	DQS for X4	DQS for X8/X9	DQS for X16/X18	DQS for X32/X36
3F		76	VREFB3FNO	IO	PLL_3F_T_CLKOUT1p,PLL_3F_T_CLKOUT1,PLL_3F_T_FB1	DIFF_TX_3F5p	No	C42	DQS131	DQS65/CQ65	DQS32/CQ32	DQ16
3F		75	VREFB3FNO	IO	CDR	DIFF_RX_3F6n	Yes	J41	DQ131	DQ65	DQ32	DQ16
3F		74	VREFB3FNO	IO	RZQ_T_3F_CDR	DIFF_RX_3F6p	Yes	G40	DQ131	DQ65	DQ32	DQ16
3F		73	VREFB3FNO	IO	CLK_T_3F_1n	DIFF_TX_3F6n	No	A41	DQ131	DQ65	DQ32	DQ16
3F		72	VREFB3FNO	IO	CLK_T_3F_1p	DIFF_TX_3F6p	No	C40	DQ131	DQ65	DQ32	DQ16
3F		71	VREFB3FNO	IO	CLK_T_3F_0n	DIFF_RX_3F7n	No	U39	DQ132	DQ66	DQ33	DQ16
3F		70	VREFB3FNO	IO	CLK_T_3F_0p	DIFF_RX_3F7p	No	W38	DQ132	DQ66	DQ33	DQ16
3F		69	VREFB3FNO	IO		DIFF_TX_3F7n	No	N39	DQ132	DQ66	DQ33	DQ16
3F		68	VREFB3FNO	IO		DIFF_TX_3F7p	No	L38	DQ132	DQ66	DQ33	DQ16
3F		67	VREFB3FNO	IO	PLL_3F_T_CLKOUT0n	DIFF_RX_3F8n	No	U37	DQS132	DQ66	DQ33	DQ16
3F		66	VREFB3FNO	IO	PLL_3F_T_CLKOUT0p,PLL_3F_T_CLKOUT0,PLL_3F_T_FB0	DIFF_RX_3F8p	No	W36	DQS132	DQ66	DQ33	DQ16
3F		65	VREFB3FNO	IO		DIFF_TX_3F8n	No	N37	DQS133	DQS66/CQn66	DQ33	DQS16/CQn16
3F		64	VREFB3FNO	IO		DIFF_TX_3F8p	No	L36	DQS133	DQS66/CQ66	DQ33	DQS16/CQ16
3F		63	VREFB3FNO	IO	CDR	DIFF_RX_3F9n	Yes	U35	DQ133	DQ66	DQ33	DQ16
3F		62	VREFB3FNO	IO	CDR	DIFF_RX_3F9p	Yes	W34	DQ133	DQ66	DQ33	DQ16
3F		61	VREFB3FNO	IO		DIFF_TX_3F9n	No	N35	DQ133	DQ66	DQ33	DQ16
3F		60	VREFB3FNO	IO		DIFF_TX_3F9p	No	L34	DQ133	DQ66	DQ33	DQ16
3F		59	VREFB3FNO	IO		DIFF_RX_3F10n	No	J39	DQ134	DQ67	DQ33	DQ16
3F		58	VREFB3FNO	IO		DIFF_RX_3F10p	No	G38	DQ134	DQ67	DQ33	DQ16
3F		57	VREFB3FNO	IO		DIFF_TX_3F10n	No	A39	DQ134	DQ67	DQ33	DQ16
3F		56	VREFB3FNO	IO		DIFF_TX_3F10p	No	C38	DQ134	DQ67	DQ33	DQ16
3F		55	VREFB3FNO	IO		DIFF_RX_3F11n	No	J37	DQS134	DQ67	DQ33	DQ16
3F		54	VREFB3FNO	IO		DIFF_RX_3F11p	No	G36	DQS134	DQ67	DQ33	DQ16
3F		53	VREFB3FNO	IO		DIFF_TX_3F11n	No	A37	DQS135	DQS67/CQn67	DQS33/CQn33	DQ16
3F		52	VREFB3FNO	IO		DIFF_TX_3F11p	No	C36	DQS135	DQS67/CQ67	DQS33/CQ33	DQ16
3F		51	VREFB3FNO	IO	CDR	DIFF_RX_3F12n	Yes	J35	DQ135	DQ67	DQ33	DQ16
3F		50	VREFB3FNO	IO	CDR	DIFF_RX_3F12p	Yes	G34	DQ135	DQ67	DQ33	DQ16
3F		49	VREFB3FNO	IO		DIFF_TX_3F12n	No	A35	DQ135	DQ67	DQ33	DQ16
3F		48	VREFB3FNO	IO		DIFF_TX_3F12p	No	C34	DQ135	DQ67	DQ33	DQ16
3F		47	VREFB3FNO	IO	CDR	DIFF_RX_3F13n	Yes	AT45	DQ136	DQ68	DQ34	DQ17
3F		46	VREFB3FNO	IO	CDR	DIFF_RX_3F13p	Yes	AV44	DQ136	DQ68	DQ34	DQ17
3F		45	VREFB3FNO	IO		DIFF_TX_3F13n	No	AM45	DQ136	DQ68	DQ34	DQ17
3F		44	VREFB3FNO	IO		DIFF_TX_3F13p	No	AK44	DQ136	DQ68	DQ34	DQ17
3F		43	VREFB3FNO	IO		DIFF_RX_3F14n	No	AT43	DQS136	DQ68	DQ34	DQ17
3F		42	VREFB3FNO	IO		DIFF_RX_3F14p	No	AV42	DQS136	DQ68	DQ34	DQ17
3F		41	VREFB3FNO	IO		DIFF_TX_3F14n	No	AM43	DQS137	DQS68/CQn68	DQ34	DQ17
3F		40	VREFB3FNO	IO		DIFF_TX_3F14p	No	AK42	DQS137	DQS68/CQ68	DQ34	DQ17
3F		39	VREFB3FNO	IO	CDR	DIFF_RX_3F15n	Yes	AT41	DQ137	DQ68	DQ34	DQ17
3F		38	VREFB3FNO	IO	CDR	DIFF_RX_3F15p	Yes	AV40	DQ137	DQ68	DQ34	DQ17
3F		37	VREFB3FNO	IO		DIFF_TX_3F15n	No	AM41	DQ137	DQ68	DQ34	DQ17
3F		36	VREFB3FNO	IO		DIFF_TX_3F15p	No	AK40	DQ137	DQ68	DQ34	DQ17
3F		35	VREFB3FNO	IO	CDR	DIFF_RX_3F16n	Yes	AF44	DQ138	DQ69	DQ34	DQ17
3F		34	VREFB3FNO	IO	CDR	DIFF_RX_3F16p	Yes	AH45	DQ138	DQ69	DQ34	DQ17
3F		33	VREFB3FNO	IO		DIFF_TX_3F16n	No	AA45	DQ138	DQ69	DQ34	DQ17
3F		32	VREFB3FNO	IO		DIFF_TX_3F16p	No	AC44	DQ138	DQ69	DQ34	DQ17
3F		31	VREFB3FNO	IO		DIFF_RX_3F17n	No	AF42	DQS138	DQ69	DQ34	DQ17
3F		30	VREFB3FNO	IO		DIFF_RX_3F17p	No	AH43	DQS138	DQ69	DQ34	DQ17
3F		29	VREFB3FNO	IO	PLL_3F_B_CLKOUT1n	DIFF_TX_3F17n	No	AA43	DQS139	DQS69/CQn69	DQS34/CQn34	DQ17
3F		28	VREFB3FNO	IO	PLL_3F_B_CLKOUT1p,PLL_3F_B_CLKOUT1,PLL_3F_B_FB1	DIFF_TX_3F17p	No	AC42	DQS139	DQS69/CQ69	DQS34/CQ34	DQ17
3F		27	VREFB3FNO	IO	CDR	DIFF_RX_3F18n	Yes	AF40	DQ139	DQ69	DQ34	DQ17
3F		26	VREFB3FNO	IO	RZQ_B_3F_CDR	DIFF_RX_3F18p	Yes	AH41	DQ139	DQ69	DQ34	DQ17
3F		25	VREFB3FNO	IO	CLK_B_3F_1n	DIFF_TX_3F18n	No	AA41	DQ139	DQ69	DQ34	DQ17
3F		24	VREFB3FNO	IO	CLK_B_3F_1p	DIFF_TX_3F18p	No	AC40	DQ139	DQ69	DQ34	DQ17
3F		23	VREFB3FNO	IO	CLK_B_3F_0n,CDR	DIFF_RX_3F19n	Yes	AT39	DQ140	DQ70	DQ35	DQ17
3F		22	VREFB3FNO	IO	CLK_B_3F_0p,CDR	DIFF_RX_3F19p	Yes	AV38	DQ140	DQ70	DQ35	DQ17
3F		21	VREFB3FNO	IO		DIFF_TX_3F19n	No	AM39	DQ140	DQ70	DQ35	DQ17
3F		20	VREFB3FNO	IO		DIFF_TX_3F19p	No	AK38	DQ140	DQ70	DQ35	DQ17
3F		19	VREFB3FNO	IO	PLL_3F_B_CLKOUT0n	DIFF_RX_3F20n	No	AT37	DQS140	DQ70	DQ35	DQ17
3F		18	VREFB3FNO	IO	PLL_3F_B_CLKOUT0p,PLL_3F_B_CLKOUT0,PLL_3F_B_FB0	DIFF_RX_3F20p	No	AV36	DQS140	DQ70	DQ35	DQ17
3F		17	VREFB3FNO	IO		DIFF_TX_3F20n	No	AM37	DQS141	DQS70/CQn70	DQ35	DQS17/CQn17
3F		16	VREFB3FNO	IO		DIFF_TX_3F20p	No	AK36	DQS141	DQS70/CQ70	DQ35	DQS17/CQ17
3F		15	VREFB3FNO	IO	CDR	DIFF_RX_3F21n	Yes	AT35	DQ141	DQ70	DQ35	DQ17
3F		14	VREFB3FNO	IO	CDR	DIFF_RX_3F21p	Yes	AV34	DQ141	DQ70	DQ35	DQ17
3F		13	VREFB3FNO	IO		DIFF_TX_3F21n	No	AM35	DQ141	DQ70	DQ35	DQ17
3F		12	VREFB3FNO	IO		DIFF_TX_3F21p	No	AK34	DQ141	DQ70	DQ35	DQ17
3F		11	VREFB3FNO	IO	CDR	DIFF_RX_3F22n	Yes	AH39	DQ142	DQ71	DQ35	DQ17

Bank Number	Index within I/O Bank	VREF	Pin Name/Function	Optional Function(s)	Configuration Function	Dedicated Tx/Rx Channel	Soft CDR Support	R25A	DQS for X4	DQS for X8/X9	DQS for X16/X18	DQS for X32/X36
3F	10	VREFB3FNO	IO	CDR		DIFF_RX_3F22p	Yes	AF38	DQ142	DQ71	DQ35	DQ17
3F	9	VREFB3FNO	IO			DIFF_TX_3F22n	No	AA39	DQ142	DQ71	DQ35	DQ17
3F	8	VREFB3FNO	IO			DIFF_TX_3F22p	No	AC38	DQ142	DQ71	DQ35	DQ17
3F	7	VREFB3FNO	IO			DIFF_RX_3F23n	No	AH37	DQS142	DQ71	DQ35	DQ17
3F	6	VREFB3FNO	IO			DIFF_RX_3F23p	No	AF36	DQS142	DQ71	DQ35	DQ17
3F	5	VREFB3FNO	IO			DIFF_TX_3F23n	No	AA37	DQS143	DQS71/CQn71	DQS35/CQn35	DQ17
3F	4	VREFB3FNO	IO			DIFF_TX_3F23p	No	AC36	DQS143	DQS71/CQ71	DQS35/CQ35	DQ17
3F	3	VREFB3FNO	IO	CDR		DIFF_RX_3F24n	Yes	AH35	DQ143	DQ71	DQ35	DQ17
3F	2	VREFB3FNO	IO	CDR		DIFF_RX_3F24p	Yes	AF34	DQ143	DQ71	DQ35	DQ17
3F	1	VREFB3FNO	IO			DIFF_TX_3F24n	No	AA35	DQ143	DQ71	DQ35	DQ17
3F	0	VREFB3FNO	IO			DIFF_TX_3F24p	No	AC34	DQ143	DQ71	DQ35	DQ17
3A	95	VREFB3ANO	IO			DIFF_RX_3A1n	No	U57	DQ176	DQ88	DQ44	DQ22
3A	94	VREFB3ANO	IO			DIFF_RX_3A1p	No	W56	DQ176	DQ88	DQ44	DQ22
3A	93	VREFB3ANO	IO			DIFF_TX_3A1n	No	N57	DQ176	DQ88	DQ44	DQ22
3A	92	VREFB3ANO	IO			DIFF_TX_3A1p	No	L56	DQ176	DQ88	DQ44	DQ22
3A	91	VREFB3ANO	IO			DIFF_RX_3A2n	No	U55	DQS176	DQ88	DQ44	DQ22
3A	90	VREFB3ANO	IO		AVST_READY	DIFF_RX_3A2p	No	W54	DQS176	DQ88	DQ44	DQ22
3A	89	VREFB3ANO	IO		AVST_DATA31	DIFF_TX_3A2n	No	N55	DQS177	DQS88/CQn88	DQ44	DQ22
3A	88	VREFB3ANO	IO		AVST_DATA30	DIFF_TX_3A2p	No	L54	DQS177	DQS88/CQ88	DQ44	DQ22
3A	87	VREFB3ANO	IO	CDR	AVST_DATA29	DIFF_RX_3A3n	Yes	U53	DQ177	DQ88	DQ44	DQ22
3A	86	VREFB3ANO	IO	CDR	AVST_DATA28	DIFF_RX_3A3p	Yes	W52	DQ177	DQ88	DQ44	DQ22
3A	85	VREFB3ANO	IO		AVST_DATA27	DIFF_TX_3A3n	No	N53	DQ177	DQ88	DQ44	DQ22
3A	84	VREFB3ANO	IO		AVST_DATA26	DIFF_TX_3A3p	No	L52	DQ177	DQ88	DQ44	DQ22
3A	83	VREFB3ANO	IO		AVST_DATA25	DIFF_RX_3A4n	No	J57	DQ178	DQ89	DQ44	DQ22
3A	82	VREFB3ANO	IO		AVST_DATA24	DIFF_RX_3A4p	No	G56	DQ178	DQ89	DQ44	DQ22
3A	81	VREFB3ANO	IO		AVST_DATA23	DIFF_TX_3A4n	No	A57	DQ178	DQ89	DQ44	DQ22
3A	80	VREFB3ANO	IO		AVST_DATA22	DIFF_TX_3A4p	No	C56	DQ178	DQ89	DQ44	DQ22
3A	79	VREFB3ANO	IO		AVST_DATA21	DIFF_RX_3A5n	No	J55	DQS178	DQ89	DQ44	DQ22
3A	78	VREFB3ANO	IO		AVST_DATA20	DIFF_RX_3A5p	No	G54	DQS178	DQ89	DQ44	DQ22
3A	77	VREFB3ANO	IO	PLL_3A_T_CLKOUT1n	AVST_DATA19	DIFF_TX_3A5n	No	A55	DQS179	DQS89/CQn89	DQS44/CQn44	DQ22
3A	76	VREFB3ANO	IO	PLL_3A_T_CLKOUT1p,PLL_3A_T_CLKOUT1,PLL_3A_T_FB1	AVST_DATA18	DIFF_TX_3A5p	No	C54	DQS179	DQS89/CQ89	DQS44/CQ44	DQ22
3A	75	VREFB3ANO	IO	CDR	AVST_DATA17	DIFF_RX_3A6n	Yes	J53	DQ179	DQ89	DQ44	DQ22
3A	74	VREFB3ANO	IO	RZQ_T_3A,CDR	AVST_DATA16	DIFF_RX_3A6p	Yes	G52	DQ179	DQ89	DQ44	DQ22
3A	73	VREFB3ANO	IO	CLK_T_3A_1n		DIFF_TX_3A6n	No	A53	DQ179	DQ89	DQ44	DQ22
3A	72	VREFB3ANO	IO	CLK_T_3A_1p		DIFF_TX_3A6p	No	C52	DQ179	DQ89	DQ44	DQ22
3A	71	VREFB3ANO	IO	CLK_T_3A_0n		DIFF_RX_3A7n	No	U51	DQ180	DQ90	DQ45	DQ22
3A	70	VREFB3ANO	IO	CLK_T_3A_0p		DIFF_RX_3A7p	No	W50	DQ180	DQ90	DQ45	DQ22
3A	69	VREFB3ANO	IO			DIFF_TX_3A7n	No	N51	DQ180	DQ90	DQ45	DQ22
3A	68	VREFB3ANO	IO			DIFF_TX_3A7p	No	L50	DQ180	DQ90	DQ45	DQ22
3A	67	VREFB3ANO	IO	PLL_3A_T_CLKOUT0n		DIFF_RX_3A8n	No	U49	DQS180	DQ90	DQ45	DQ22
3A	66	VREFB3ANO	IO	PLL_3A_T_CLKOUT0p,PLL_3A_T_CLKOUT0,PLL_3A_T_FB0		DIFF_RX_3A8p	No	W48	DQS180	DQ90	DQ45	DQ22
3A	65	VREFB3ANO	IO		AVST_CLK	DIFF_TX_3A8n	No	N49	DQS181	DQS90/CQn90	DQ45	DQS22/CQn22
3A	64	VREFB3ANO	IO		AVST_DATA15	DIFF_TX_3A8p	No	L48	DQS181	DQS90/CQ90	DQ45	DQS22/CQ22
3A	63	VREFB3ANO	IO	CDR	AVST_DATA14	DIFF_RX_3A9n	Yes	U47	DQ181	DQ90	DQ45	DQ22
3A	62	VREFB3ANO	IO	CDR	AVST_DATA13	DIFF_RX_3A9p	Yes	W46	DQ181	DQ90	DQ45	DQ22
3A	61	VREFB3ANO	IO		AVST_DATA12	DIFF_TX_3A9n	No	N47	DQ181	DQ90	DQ45	DQ22
3A	60	VREFB3ANO	IO		AVST_DATA11	DIFF_TX_3A9p	No	L46	DQ181	DQ90	DQ45	DQ22
3A	59	VREFB3ANO	IO		AVST_DATA10	DIFF_RX_3A10n	No	J51	DQ182	DQ91	DQ45	DQ22
3A	58	VREFB3ANO	IO		AVST_DATA9	DIFF_RX_3A10p	No	G50	DQ182	DQ91	DQ45	DQ22
3A	57	VREFB3ANO	IO		AVST_DATA8	DIFF_TX_3A10n	No	A51	DQ182	DQ91	DQ45	DQ22
3A	56	VREFB3ANO	IO		AVST_VALID	DIFF_TX_3A10p	No	C50	DQ182	DQ91	DQ45	DQ22
3A	55	VREFB3ANO	IO		AVST_DATA7	DIFF_RX_3A11n	No	J49	DQS182	DQ91	DQ45	DQ22
3A	54	VREFB3ANO	IO		AVST_DATA6	DIFF_RX_3A11p	No	G48	DQS182	DQ91	DQ45	DQ22
3A	53	VREFB3ANO	IO		AVST_DATA5	DIFF_TX_3A11n	No	A49	DQS183	DQS91/CQn91	DQS45/CQn45	DQ22
3A	52	VREFB3ANO	IO		AVST_DATA4	DIFF_TX_3A11p	No	C48	DQS183	DQS91/CQ91	DQS45/CQ45	DQ22
3A	51	VREFB3ANO	IO	CDR	AVST_DATA3	DIFF_RX_3A12n	Yes	J47	DQ183	DQ91	DQ45	DQ22
3A	50	VREFB3ANO	IO	CDR	AVST_DATA2	DIFF_RX_3A12p	Yes	G46	DQ183	DQ91	DQ45	DQ22
3A	49	VREFB3ANO	IO		AVST_DATA1	DIFF_TX_3A12n	No	A47	DQ183	DQ91	DQ45	DQ22
3A	48	VREFB3ANO	IO		AVST_DATA0	DIFF_TX_3A12p	No	C46	DQ183	DQ91	DQ45	DQ22
9A				GXER9A_TX_CH0p				BV1				
9A				GXER9A_TX_CH1p				BY4				
9A				GXER9A_TX_CH2p				CF1				
9A				GXER9A_TX_CH3p				CH4				
9A				GXER9A_TX_CH4p				CR1				
9A				GXER9A_TX_CH5p				CU4				
9A				GXER9A_TX_CH6p				DC1				

Bank Number	Index within I/O Bank	VREF	Pin Name/Function	Optional Function(s)	Configuration Function	Dedicated Tx/Rx Channel	Soft CDR Support	R25A	DQS for X4	DQS for X8/X9	DQS for X16/X18	DQS for X32/X36
9A			GXER9A_TX_CH7p					DE4				
9A			GXER9A_TX_CH8p					DL1				
9A			GXER9A_TX_CH9p					DN4				
9A			GXER9A_TX_CH10p					DY1				
9A			GXER9A_TX_CH11p					EB4				
9A			GXER9A_TX_CH12p					EH1				
9A			GXER9A_TX_CH13p					EK4				
9A			GXER9A_TX_CH14p					ET1				
9A			GXER9A_TX_CH15p					EV4				
9A			GXER9A_TX_CH16p					FE1				
9A			GXER9A_TX_CH17p					FG4				
9A			GXER9A_TX_CH18p					FN1				
9A			GXER9A_TX_CH19p					FR4				
9A			GXER9A_TX_CH20p					GA1				
9A			GXER9A_TX_CH21p					GD4				
9A			GXER9A_TX_CH22p					GL1				
9A			GXER9A_TX_CH23p					GN4				
9A			GXER9A_TX_CH0n					BT2				
9A			GXER9A_TX_CH1n					CB6				
9A			GXER9A_TX_CH2n					CD2				
9A			GXER9A_TX_CH3n					CK6				
9A			GXER9A_TX_CH4n					CN2				
9A			GXER9A_TX_CH5n					CW6				
9A			GXER9A_TX_CH6n					DA2				
9A			GXER9A_TX_CH7n					DG6				
9A			GXER9A_TX_CH8n					DJ2				
9A			GXER9A_TX_CH9n					DT6				
9A			GXER9A_TX_CH10n					DV2				
9A			GXER9A_TX_CH11n					ED6				
9A			GXER9A_TX_CH12n					EF2				
9A			GXER9A_TX_CH13n					EM6				
9A			GXER9A_TX_CH14n					EP2				
9A			GXER9A_TX_CH15n					FA6				
9A			GXER9A_TX_CH16n					FC2				
9A			GXER9A_TX_CH17n					FJ6				
9A			GXER9A_TX_CH18n					FL2				
9A			GXER9A_TX_CH19n					FU6				
9A			GXER9A_TX_CH20n					FW2				
9A			GXER9A_TX_CH21n					GF6				
9A			GXER9A_TX_CH22n					GH2				
9A			GXER9A_TX_CH23n					GT6				
9A			GXER9A_RX_CH0p					BV8				
9A			GXER9A_RX_CH1p					BY13				
9A			GXER9A_RX_CH2p					CF8				
9A			GXER9A_RX_CH3p					CH13				
9A			GXER9A_RX_CH4p					CR8				
9A			GXER9A_RX_CH5p					CU13				
9A			GXER9A_RX_CH6p					DC8				
9A			GXER9A_RX_CH7p					DE13				
9A			GXER9A_RX_CH8p					DL8				
9A			GXER9A_RX_CH9p					DN13				
9A			GXER9A_RX_CH10p					DY8				
9A			GXER9A_RX_CH11p					EB13				
9A			GXER9A_RX_CH12p					EH8				
9A			GXER9A_RX_CH13p					EK13				
9A			GXER9A_RX_CH14p					ET8				
9A			GXER9A_RX_CH15p					EV13				
9A			GXER9A_RX_CH16p					FE8				
9A			GXER9A_RX_CH17p					FG13				
9A			GXER9A_RX_CH18p					FN8				
9A			GXER9A_RX_CH19p					FR13				
9A			GXER9A_RX_CH20p					GA8				
9A			GXER9A_RX_CH21p					GD13				
9A			GXER9A_RX_CH22p					GL8				
9A			GXER9A_RX_CH23p					GN13				
9A			GXER9A_RX_CH0n					BT10				

Bank Number	Index within I/O Bank	VREF	Pin Name/Function	Optional Function(s)	Configuration Function	Dedicated Tx/Rx Channel	Soft CDR Support	R25A	DQS for X4	DQS for X8/X9	DQS for X16/X18	DQS for X32/X36
9A			GXER9A_RX_CH1n					CB15				
9A			GXER9A_RX_CH2n					CD10				
9A			GXER9A_RX_CH3n					CK15				
9A			GXER9A_RX_CH4n					CN10				
9A			GXER9A_RX_CH5n					CW15				
9A			GXER9A_RX_CH6n					DA10				
9A			GXER9A_RX_CH7n					DG15				
9A			GXER9A_RX_CH8n					DJ10				
9A			GXER9A_RX_CH9n					DT15				
9A			GXER9A_RX_CH10n					DV10				
9A			GXER9A_RX_CH11n					ED15				
9A			GXER9A_RX_CH12n					EF10				
9A			GXER9A_RX_CH13n					EM15				
9A			GXER9A_RX_CH14n					EP10				
9A			GXER9A_RX_CH15n					FA15				
9A			GXER9A_RX_CH16n					FC10				
9A			GXER9A_RX_CH17n					FJ15				
9A			GXER9A_RX_CH18n					FL10				
9A			GXER9A_RX_CH19n					FU15				
9A			GXER9A_RX_CH20n					FW10				
9A			GXER9A_RX_CH21n					GF15				
9A			GXER9A_RX_CH22n					GH10				
9A			GXER9A_RX_CH23n					GT15				
9A			REFCLK_GXER9A_CH0p					CE18				
9A			REFCLK_GXER9A_CH0n					CA18				
9A			REFCLK_GXER9A_CH1p					CC19				
9A			REFCLK_GXER9A_CH1n					BW19				
9A			REFCLK_GXER9A_CH2p					BL17				
9A			REFCLK_GXER9A_CH2n					BJ15				
9A			REFCLK_GXER9A_CH3p					BN18				
9A			REFCLK_GXER9A_CH3n					BI18				
9A			REFCLK_GXER9A_CH4p					BL19				
9A			REFCLK_GXER9A_CH4n					BR19				
9A			REFCLK_GXER9A_CH5p					CC21				
9A			REFCLK_GXER9A_CH5n					BW21				
9A			REFCLK_GXER9A_CH6p					BL21				
9A			REFCLK_GXER9A_CH6n					BR21				
9A			REFCLK_GXER9A_CH7p					BJ20				
9A			REFCLK_GXER9A_CH7n					BN20				
9A			REFCLK_GXER9A_CH8p					BJ22				
9A			REFCLK_GXER9A_CH8n					BN22				
10A			GXPL10A_TX_CH0p					GA62				
10A			GXPL10A_TX_CH1p					FW59				
10A			GXPL10A_TX_CH2p					FN62				
10A			GXPL10A_TX_CH3p					FL59				
10A			GXPL10A_TX_CH4p					FE62				
10A			GXPL10A_TX_CH5p					FC59				
10A			GXPL10A_TX_CH6p					ET62				
10A			GXPL10A_TX_CH7p					EP59				
10A			GXPL10A_TX_CH8p					EH62				
10A			GXPL10A_TX_CH9p					EF59				
10A			GXPL10A_TX_CH10p					DY62				
10A			GXPL10A_TX_CH11p					DV59				
10A			GXPL10A_TX_CH12p					DL62				
10A			GXPL10A_TX_CH13p					DJ59				
10A			GXPL10A_TX_CH14p					DC62				
10A			GXPL10A_TX_CH15p					DA59				
10A			GXPL10A_TX_CH0n					GD63				
10A			GXPL10A_TX_CH1n					FU60				
10A			GXPL10A_TX_CH2n					FR63				
10A			GXPL10A_TX_CH3n					FJ60				
10A			GXPL10A_TX_CH4n					FG63				
10A			GXPL10A_TX_CH5n					FA60				
10A			GXPL10A_TX_CH6n					EV63				
10A			GXPL10A_TX_CH7n					EM60				
10A			GXPL10A_TX_CH8n					EK63				

Bank Number	Index within I/O Bank	VREF	Pin Name/Function	Optional Function(s)	Configuration Function	Dedicated Tx/Rx Channel	Soft CDR Support	R25A	DQS for X4	DQS for X8/X9	DQS for X16/X18	DQS for X32/X36
10A			GXPL10A_TX_CH9n					ED60				
10A			GXPL10A_TX_CH10n					E863				
10A			GXPL10A_TX_CH11n					DT60				
10A			GXPL10A_TX_CH12n					DN63				
10A			GXPL10A_TX_CH13n					DG60				
10A			GXPL10A_TX_CH14n					DE63				
10A			GXPL10A_TX_CH15n					CW60				
10A			GXPL10A_RX_CH0p					GA68				
10A			GXPL10A_RX_CH1p					FW65				
10A			GXPL10A_RX_CH2p					FN68				
10A			GXPL10A_RX_CH3p					FL65				
10A			GXPL10A_RX_CH4p					FE68				
10A			GXPL10A_RX_CH5p					FC65				
10A			GXPL10A_RX_CH6p					ET68				
10A			GXPL10A_RX_CH7p					EP65				
10A			GXPL10A_RX_CH8p					EH68				
10A			GXPL10A_RX_CH9p					EF65				
10A			GXPL10A_RX_CH10p					DY68				
10A			GXPL10A_RX_CH11p					DV65				
10A			GXPL10A_RX_CH12p					DL68				
10A			GXPL10A_RX_CH13p					DJ65				
10A			GXPL10A_RX_CH14p					DC68				
10A			GXPL10A_RX_CH15p					DA65				
10A			GXPL10A_RX_CH0n					GD69				
10A			GXPL10A_RX_CH1n					FU66				
10A			GXPL10A_RX_CH2n					FR69				
10A			GXPL10A_RX_CH3n					FJ66				
10A			GXPL10A_RX_CH4n					FG69				
10A			GXPL10A_RX_CH5n					FA66				
10A			GXPL10A_RX_CH6n					EV69				
10A			GXPL10A_RX_CH7n					EM66				
10A			GXPL10A_RX_CH8n					EK69				
10A			GXPL10A_RX_CH9n					ED66				
10A			GXPL10A_RX_CH10n					EB69				
10A			GXPL10A_RX_CH11n					DT66				
10A			GXPL10A_RX_CH12n					DN69				
10A			GXPL10A_RX_CH13n					DG66				
10A			GXPL10A_RX_CH14n					DE69				
10A			GXPL10A_RX_CH15n					CW66				
U10_WHR			I_PIN_PERST_N_U10_P					GJ56				
10C			GXPL10C_TX_CH0p					CR62				
10C			GXPL10C_TX_CH1p					CN59				
10C			GXPL10C_TX_CH2p					CF62				
10C			GXPL10C_TX_CH3p					CD59				
10C			GXPL10C_TX_CH4p					BV62				
10C			GXPL10C_TX_CH5p					BT59				
10C			GXPL10C_TX_CH6p					BK62				
10C			GXPL10C_TX_CH7p					BH59				
10C			GXPL10C_TX_CH8p					BA62				
10C			GXPL10C_TX_CH9p					AW59				
10C			GXPL10C_TX_CH10p					AN62				
10C			GXPL10C_TX_CH11p					AL59				
10C			GXPL10C_TX_CH12p					AF62				
10C			GXPL10C_TX_CH13p					AB59				
10C			GXPL10C_TX_CH14p					T62				
10C			GXPL10C_TX_CH15p					P59				
10C			GXPL10C_TX_CH0n					CU63				
10C			GXPL10C_TX_CH1n					CK60				
10C			GXPL10C_TX_CH2n					CH63				
10C			GXPL10C_TX_CH3n					CB60				
10C			GXPL10C_TX_CH4n					BY63				
10C			GXPL10C_TX_CH5n					BP60				
10C			GXPL10C_TX_CH6n					BM63				
10C			GXPL10C_TX_CH7n					BE60				
10C			GXPL10C_TX_CH8n					BC63				
10C			GXPL10C_TX_CH9n					AU60				

Bank Number	Index within I/O Bank	VREF	Pin Name/Function	Optional Function(s)	Configuration Function	Dedicated Tx/Rx Channel	Soft CDR Support	R25A	DQS for X4	DQS for X8/X9	DQS for X16/X18	DQS for X32/X36
10C			GXPL10C_TX_CH10n					AR63				
10C			GXPL10C_TX_CH11n					AJ60				
10C			GXPL10C_TX_CH12n					AG63				
10C			GXPL10C_TX_CH13n					Y60				
10C			GXPL10C_TX_CH14n					V63				
10C			GXPL10C_TX_CH15n					M60				
10C			GXPL10C_RX_CH0p					CR68				
10C			GXPL10C_RX_CH1p					CN65				
10C			GXPL10C_RX_CH2p					CF68				
10C			GXPL10C_RX_CH3p					CD65				
10C			GXPL10C_RX_CH4p					BV68				
10C			GXPL10C_RX_CH5p					BT65				
10C			GXPL10C_RX_CH6p					BK68				
10C			GXPL10C_RX_CH7p					BH65				
10C			GXPL10C_RX_CH8p					BA68				
10C			GXPL10C_RX_CH9p					AW65				
10C			GXPL10C_RX_CH10p					AN68				
10C			GXPL10C_RX_CH11p					AL65				
10C			GXPL10C_RX_CH12p					AE68				
10C			GXPL10C_RX_CH13p					AB65				
10C			GXPL10C_RX_CH14p					T68				
10C			GXPL10C_RX_CH15p					P65				
10C			GXPL10C_RX_CH0n					CU69				
10C			GXPL10C_RX_CH1n					CK66				
10C			GXPL10C_RX_CH2n					CH69				
10C			GXPL10C_RX_CH3n					CB66				
10C			GXPL10C_RX_CH4n					BY69				
10C			GXPL10C_RX_CH5n					BP66				
10C			GXPL10C_RX_CH6n					BM69				
10C			GXPL10C_RX_CH7n					BE66				
10C			GXPL10C_RX_CH8n					BC69				
10C			GXPL10C_RX_CH9n					AU66				
10C			GXPL10C_RX_CH10n					AR69				
10C			GXPL10C_RX_CH11n					AJ66				
10C			GXPL10C_RX_CH12n					AG69				
10C			GXPL10C_RX_CH13n					Y66				
10C			GXPL10C_RX_CH14n					V69				
10C			GXPL10C_RX_CH15n					M66				
U12_WHR			I_PIN_PERST_N_U12_P					AY51				
10A			REFCLK_GXPL10A_CH0n					DD56				
10A			REFCLK_GXPL10A_CH0p					DF57				
10A			REFCLK_GXPL10A_CH2n					CT56				
10A			REFCLK_GXPL10A_CH2p					CV57				
10C			REFCLK_GXPL10C_CH0n					BF56				
10C			REFCLK_GXPL10C_CH0p					BG57				
10C			REFCLK_GXPL10C_CH2n					AV56				
10C			REFCLK_GXPL10C_CH2p					AY57				
			GND					HA66				
			GND					GV65				
			GND					GK68				
			GND					CE22				
			GND					DH50				
			GND					FP56				
			GND					GC55				
			GND					GH59				
			GND					BF54				
			GND					AP48				
			GND					AT51				
			GND					AM51				
			GND					BN30				
			GND					BN28				
			GND					BJ30				
			GND					BJ28				
			GND					BF28				
			GND					BN26				
			GND					BJ26				

Bank Number	Index within I/O Bank	VREF	Pin Name/Function	Optional Function(s)	Configuration Function	Dedicated Tx/Rx Channel	Soft CDR Support	R25A	DQS for X4	DQS for X8/X9	DQS for X16/X18	DQS for X32/X36
			GND					BF26				
			GND					BB28				
			GND					AY27				
			GND					BD25				
			GND					BB26				
			GND					Y68				
			GND					Y64				
			GND					Y62				
			GND					Y58				
			GND					V67				
			GND					V65				
			GND					V61				
			GND					V59				
			GND					T66				
			GND					T64				
			GND					T60				
			GND					T58				
			GND					R9				
			GND					R6				
			GND					R56				
			GND					R54				
			GND					R52				
			GND					R50				
			GND					R48				
			GND					R46				
			GND					R44				
			GND					R42				
			GND					R40				
			GND					R38				
			GND					R36				
			GND					R34				
			GND					R32				
			GND					R30				
			GND					R3				
			GND					R28				
			GND					R26				
			GND					R24				
			GND					R22				
			GND					R20				
			GND					R18				
			GND					R15				
			GND					R12				
			GND					R1				
			GND					P69				
			GND					P67				
			GND					P63				
			GND					P61				
			GND					M68				
			GND					M64				
			GND					M62				
			GND					M58				
			GND					L1				
			GND					K69				
			GND					K67				
			GND					K65				
			GND					K63				
			GND					K61				
			GND					K59				
			GND					J5				
			GND					J2				
			GND					HG67				
			GND					HG65				
			GND					HG4				
			GND					HG2				
			GND					HE68				
			GND					HE62				



Bank Number	Index within I/O Bank	VREF	Pin Name/Function	Optional Function(s)	Configuration Function	Dedicated Tx/Rx Channel	Soft CDR Support	R25A	DQS for X4	DQS for X8/X9	DQS for X16/X18	DQS for X32/X36
			GND					HE58				
			GND					HE1				
			GND					HD56				
			GND					HD54				
			GND					HD52				
			GND					HD50				
			GND					HD48				
			GND					HD46				
			GND					HD44				
			GND					HD42				
			GND					HD40				
			GND					HD38				
			GND					HD36				
			GND					HD34				
			GND					HD32				
			GND					HD30				
			GND					HD28				
			GND					HD26				
			GND					HD24				
			GND					HD22				
			GND					HD20				
			GND					HD18				
			GND					HC69				
			GND					HC67				
			GND					HA64				
			GND					HA60				
			GND					HA6				
			GND					HA15				
			GND					HA1				
			GND					H66				
			GND					H60				
			GND					GV7				
			GND					GV69				
			GND					GV4				
			GND					GV16				
			GND					GV13				
			GND					GT8				
			GND					GT62				
			GND					GT58				
			GND					GT3				
			GND					GT11				
			GND					GT1				
			GND					GN7				
			GND					GN67				
			GND					GN2				
			GND					GN16				
			GND					GN10				
			GND					GM57				
			GND					GM55				
			GND					GM53				
			GND					GM51				
			GND					GM49				
			GND					GM47				
			GND					GM45				
			GND					GM43				
			GND					GM41				
			GND					GM39				
			GND					GM37				
			GND					GM35				
			GND					GM33				
			GND					GM31				
			GND					GM29				
			GND					GM27				
			GND					GM25				
			GND					GM23				
			GND					GM21				

Bank Number	Index within I/O Bank	VREF	Pin Name/Function	Optional Function(s)	Configuration Function	Dedicated Tx/Rx Channel	Soft CDR Support	R25A	DQS for X4	DQS for X8/X9	DQS for X16/X18	DQS for X32/X36
			GND					GM19				
			GND					GL64				
			GND					GL60				
			GND					GL6				
			GND					GL3				
			GND					GL15				
			GND					GL11				
			GND					GH7				
			GND					GH69				
			GND					GH63				
			GND					GH4				
			GND					GH16				
			GND					GH13				
			GND					GF8				
			GND					GF68				
			GND					GF64				
			GND					GF62				
			GND					GF58				
			GND					GF3				
			GND					GF11				
			GND					GF1				
			GND					GD7				
			GND					GD67				
			GND					GD65				
			GND					GD61				
			GND					GD59				
			GND					GD2				
			GND					GD16				
			GND					GD10				
			GND					GB56				
			GND					GB54				
			GND					GB52				
			GND					GB50				
			GND					GB48				
			GND					GB46				
			GND					GB44				
			GND					GB42				
			GND					GB40				
			GND					GB38				
			GND					GB36				
			GND					GB34				
			GND					GB32				
			GND					GB30				
			GND					GB28				
			GND					GB26				
			GND					GB24				
			GND					GB22				
			GND					GB20				
			GND					GB18				
			GND					GA66				
			GND					GA64				
			GND					GA60				
			GND					GA6				
			GND					GA58				
			GND					GA3				
			GND					GA15				
			GND					GA11				
			GND					G1				
			GND					FW7				
			GND					FW69				
			GND					FW67				
			GND					FW63				
			GND					FW61				
			GND					FW4				
			GND					FW16				
			GND					FW13				

Bank Number	Index within I/O Bank	VREF	Pin Name/Function	Optional Function(s)	Configuration Function	Dedicated Tx/Rx Channel	Soft CDR Support	R25A	DQS for X4	DQS for X8/X9	DQS for X16/X18	DQS for X32/X36
			GND					FU8				
			GND					FU68				
			GND					FU64				
			GND					FU62				
			GND					FU58				
			GND					FU3				
			GND					FU11				
			GND					FU1				
			GND					FR7				
			GND					FR67				
			GND					FR65				
			GND					FR61				
			GND					FR59				
			GND					FR2				
			GND					FR16				
			GND					FR10				
			GND					FN66				
			GND					FN64				
			GND					FN60				
			GND					FN6				
			GND					FN58				
			GND					FN3				
			GND					FN15				
			GND					FN11				
			GND					FM57				
			GND					FM55				
			GND					FM53				
			GND					FM51				
			GND					FM49				
			GND					FM47				
			GND					FM45				
			GND					FM43				
			GND					FM41				
			GND					FM39				
			GND					FM37				
			GND					FM35				
			GND					FM33				
			GND					FM31				
			GND					FM29				
			GND					FM27				
			GND					FM25				
			GND					FM23				
			GND					FM21				
			GND					FM19				
			GND					FL7				
			GND					FL69				
			GND					FL67				
			GND					FL63				
			GND					FL61				
			GND					FL4				
			GND					FL16				
			GND					FL13				
			GND					FJ8				
			GND					FJ68				
			GND					FJ64				
			GND					FJ62				
			GND					FJ58				
			GND					FJ3				
			GND					FJ11				
			GND					FJ1				
			GND					FG7				
			GND					FG67				
			GND					FG65				
			GND					FG61				
			GND					FG59				
			GND					FG2				

Bank Number	Index within I/O Bank	VREF	Pin Name/Function	Optional Function(s)	Configuration Function	Dedicated Tx/Rx Channel	Soft CDR Support	R25A	DQS for X4	DQS for X8/X9	DQS for X16/X18	DQS for X32/X36
			GND					FG16				
			GND					FG10				
			GND					FF56				
			GND					FF52				
			GND					FF50				
			GND					FF48				
			GND					FF46				
			GND					FF44				
			GND					FF28				
			GND					FE66				
			GND					FE64				
			GND					FE60				
			GND					FE6				
			GND					FE58				
			GND					FE3				
			GND					FE15				
			GND					FE11				
			GND					FD29				
			GND					FD27				
			GND					FD25				
			GND					FC7				
			GND					FC69				
			GND					FC67				
			GND					FC63				
			GND					FC61				
			GND					FC4				
			GND					FC16				
			GND					FC13				
			GND					FB52				
			GND					FB50				
			GND					FB48				
			GND					FB46				
			GND					FB44				
			GND					FB42				
			GND					FB40				
			GND					FB38				
			GND					FB36				
			GND					FB34				
			GND					FB32				
			GND					FB30				
			GND					FB24				
			GND					FA8				
			GND					FA68				
			GND					FA64				
			GND					FA62				
			GND					FA58				
			GND					FA3				
			GND					FA11				
			GND					FA1				
			GND					F69				
			GND					EY25				
			GND					EW56				
			GND					EW54				
			GND					EW52				
			GND					EW50				
			GND					EW48				
			GND					EW46				
			GND					EW44				
			GND					EW42				
			GND					EW40				
			GND					EW38				
			GND					EW36				
			GND					EW34				
			GND					EW32				
			GND					EW30				
			GND					EW28				

Bank Number	Index within I/O Bank	VREF	Pin Name/Function	Optional Function(s)	Configuration Function	Dedicated Tx/Rx Channel	Soft CDR Support	R25A	DQS for X4	DQS for X8/X9	DQS for X16/X18	DQS for X32/X36
			GND					EW26				
			GND					EV7				
			GND					EV67				
			GND					EV65				
			GND					EV61				
			GND					EV59				
			GND					EV2				
			GND					EV16				
			GND					EV10				
			GND					EU31				
			GND					EU25				
			GND					ET66				
			GND					ET64				
			GND					ET60				
			GND					ET6				
			GND					ET58				
			GND					ET3				
			GND					ET15				
			GND					ET11				
			GND					ER50				
			GND					ER48				
			GND					ER46				
			GND					ER44				
			GND					ER42				
			GND					ER40				
			GND					ER38				
			GND					ER36				
			GND					ER34				
			GND					ER32				
			GND					ER30				
			GND					ER28				
			GND					ER26				
			GND					EP7				
			GND					EP69				
			GND					EP67				
			GND					EP63				
			GND					EP61				
			GND					EP4				
			GND					EP16				
			GND					EP13				
			GND					EN57				
			GND					EN55				
			GND					EN53				
			GND					EN51				
			GND					EN31				
			GND					EM8				
			GND					EM68				
			GND					EM64				
			GND					EM62				
			GND					EM58				
			GND					EM3				
			GND					EM11				
			GND					EM1				
			GND					EL56				
			GND					EL50				
			GND					EL48				
			GND					EL46				
			GND					EL44				
			GND					EL28				
			GND					EL26				
			GND					EL18				
			GND					EK7				
			GND					EK67				
			GND					EK65				
			GND					EK61				
			GND					EK59				

Bank Number	Index within I/O Bank	VREF	Pin Name/Function	Optional Function(s)	Configuration Function	Dedicated Tx/Rx Channel	Soft CDR Support	R25A	DQS for X4	DQS for X8/X9	DQS for X16/X18	DQS for X32/X36
			GND					EK2				
			GND					EK16				
			GND					EK10				
			GND					EJ55				
			GND					EJ53				
			GND					EJ51				
			GND					EJ49				
			GND					EJ47				
			GND					EJ45				
			GND					EJ23				
			GND					EJ21				
			GND					EJ19				
			GND					EH66				
			GND					EH64				
			GND					EH60				
			GND					EH6				
			GND					EH58				
			GND					EH3				
			GND					EH15				
			GND					EH11				
			GND					EG42				
			GND					EG40				
			GND					EG38				
			GND					EG36				
			GND					EG34				
			GND					EG32				
			GND					EG30				
			GND					EG28				
			GND					EG26				
			GND					EG22				
			GND					EG18				
			GND					EF7				
			GND					EF69				
			GND					EF67				
			GND					EF63				
			GND					EF61				
			GND					EF4				
			GND					EF16				
			GND					EF13				
			GND					EE55				
			GND					EE53				
			GND					EE51				
			GND					EE49				
			GND					EE47				
			GND					EE45				
			GND					EE23				
			GND					EE21				
			GND					ED8				
			GND					ED68				
			GND					ED64				
			GND					ED62				
			GND					ED58				
			GND					ED3				
			GND					ED11				
			GND					ED1				
			GND					EC42				
			GND					EC40				
			GND					EC38				
			GND					EC36				
			GND					EC34				
			GND					EC32				
			GND					EC30				
			GND					EC28				
			GND					EC26				
			GND					EC18				
			GND					EB7				

Bank Number	Index within I/O Bank	VREF	Pin Name/Function	Optional Function(s)	Configuration Function	Dedicated Tx/Rx Channel	Soft CDR Support	R25A	DQS for X4	DQS for X8/X9	DQS for X16/X18	DQS for X32/X36
			GND					EB67				
			GND					EB65				
			GND					EB61				
			GND					EB59				
			GND					EB2				
			GND					EB16				
			GND					EB10				
			GND					EA55				
			GND					EA53				
			GND					EA51				
			GND					EA49				
			GND					EA47				
			GND					EA45				
			GND					EA23				
			GND					EA21				
			GND					E7				
			GND					E57				
			GND					E55				
			GND					E53				
			GND					E51				
			GND					E49				
			GND					E47				
			GND					E45				
			GND					E43				
			GND					E41				
			GND					E39				
			GND					E37				
			GND					E35				
			GND					E33				
			GND					E31				
			GND					E29				
			GND					E27				
			GND					E25				
			GND					E23				
			GND					E21				
			GND					E2				
			GND					E19				
			GND					E17				
			GND					E14				
			GND					E10				
			GND					DY66				
			GND					DY64				
			GND					DY60				
			GND					DY6				
			GND					DY58				
			GND					DY3				
			GND					DY15				
			GND					DY11				
			GND					DW50				
			GND					DW32				
			GND					DW30				
			GND					DW28				
			GND					DW26				
			GND					DW18				
			GND					DV7				
			GND					DV69				
			GND					DV67				
			GND					DV63				
			GND					DV61				
			GND					DV4				
			GND					DV16				
			GND					DV13				
			GND					DU55				
			GND					DU53				
			GND					DU51				
			GND					DU49				

Bank Number	Index within I/O Bank	VREF	Pin Name/Function	Optional Function(s)	Configuration Function	Dedicated Tx/Rx Channel	Soft CDR Support	R25A	DQS for X4	DQS for X8/X9	DQS for X16/X18	DQS for X32/X36
			GND					DU47				
			GND					DU45				
			GND					DU25				
			GND					DU23				
			GND					DU21				
			GND					DT8				
			GND					DT68				
			GND					DT64				
			GND					DT62				
			GND					DT58				
			GND					DT3				
			GND					DT11				
			GND					DT1				
			GND					DR32				
			GND					DR30				
			GND					DR28				
			GND					DR26				
			GND					DR18				
			GND					DP55				
			GND					DP53				
			GND					DP51				
			GND					DP49				
			GND					DP47				
			GND					DP45				
			GND					DP23				
			GND					DP21				
			GND					DN7				
			GND					DN67				
			GND					DN65				
			GND					DN61				
			GND					DN59				
			GND					DN2				
			GND					DN16				
			GND					DN10				
			GND					DM32				
			GND					DM30				
			GND					DM28				
			GND					DM26				
			GND					DM22				
			GND					DM20				
			GND					DM18				
			GND					DL66				
			GND					DL64				
			GND					DL60				
			GND					DL6				
			GND					DL58				
			GND					DL3				
			GND					DL15				
			GND					DL11				
			GND					DK57				
			GND					DK55				
			GND					DK53				
			GND					DK51				
			GND					DK49				
			GND					DK47				
			GND					DK45				
			GND					DK23				
			GND					DJ7				
			GND					DJ69				
			GND					DJ67				
			GND					DJ63				
			GND					DJ61				
			GND					DJ4				
			GND					DJ16				
			GND					DJ13				
			GND					DH56				



Bank Number	Index within I/O Bank	VREF	Pin Name/Function	Optional Function(s)	Configuration Function	Dedicated Tx/Rx Channel	Soft CDR Support	R25A	DQS for X4	DQS for X8/X9	DQS for X16/X18	DQS for X32/X36
			GND					DH32				
			GND					DH30				
			GND					DH28				
			GND					DH26				
			GND					DH22				
			GND					DH20				
			GND					DH18				
			GND					DG8				
			GND					DG68				
			GND					DG64				
			GND					DG62				
			GND					DG58				
			GND					DG3				
			GND					DG11				
			GND					DG1				
			GND					DF55				
			GND					DF53				
			GND					DF51				
			GND					DF49				
			GND					DF47				
			GND					DF45				
			GND					DF25				
			GND					DF23				
			GND					DE7				
			GND					DE67				
			GND					DE65				
			GND					DE61				
			GND					DE59				
			GND					DE2				
			GND					DE16				
			GND					DE10				
			GND					DD54				
			GND					DD52				
			GND					DD30				
			GND					DD28				
			GND					DD26				
			GND					DD22				
			GND					DD20				
			GND					DD18				
			GND					DC66				
			GND					DC64				
			GND					DC60				
			GND					DC6				
			GND					DC58				
			GND					DC3				
			GND					DC15				
			GND					DC11				
			GND					DB57				
			GND					DB55				
			GND					DB49				
			GND					DB47				
			GND					DB45				
			GND					DB23				
			GND					DB21				
			GND					DA7				
			GND					DA69				
			GND					DA67				
			GND					DA63				
			GND					DA61				
			GND					DA4				
			GND					DA16				
			GND					DA13				
			GND					D68				
			GND					CY56				
			GND					CY54				
			GND					CY32				

Bank Number	Index within I/O Bank	VREF	Pin Name/Function	Optional Function(s)	Configuration Function	Dedicated Tx/Rx Channel	Soft CDR Support	R25A	DQS for X4	DQS for X8/X9	DQS for X16/X18	DQS for X32/X36
			GND					CY30				
			GND					CY28				
			GND					CY26				
			GND					CY20				
			GND					CY18				
			GND					CW8				
			GND					CW68				
			GND					CW64				
			GND					CW62				
			GND					CW58				
			GND					CW3				
			GND					CW11				
			GND					CW1				
			GND					CV55				
			GND					CV53				
			GND					CV51				
			GND					CV49				
			GND					CV47				
			GND					CV45				
			GND					CV23				
			GND					CV21				
			GND					CU7				
			GND					CU67				
			GND					CU65				
			GND					CU61				
			GND					CU59				
			GND					CU2				
			GND					CU16				
			GND					CU10				
			GND					CT50				
			GND					CT32				
			GND					CT30				
			GND					CT28				
			GND					CT26				
			GND					CT18				
			GND					CR66				
			GND					CR64				
			GND					CR60				
			GND					CR6				
			GND					CR58				
			GND					CR3				
			GND					CR15				
			GND					CR11				
			GND					CP57				
			GND					CP55				
			GND					CP53				
			GND					CP51				
			GND					CP49				
			GND					CP47				
			GND					CP45				
			GND					CP25				
			GND					CP23				
			GND					CP21				
			GND					CN7				
			GND					CN69				
			GND					CN67				
			GND					CN63				
			GND					CN61				
			GND					CN4				
			GND					CN16				
			GND					CN13				
			GND					CM56				
			GND					CM32				
			GND					CM30				
			GND					CM28				
			GND					CM26				

Bank Number	Index within I/O Bank	VREF	Pin Name/Function	Optional Function(s)	Configuration Function	Dedicated Tx/Rx Channel	Soft CDR Support	R25A	DQS for X4	DQS for X8/X9	DQS for X16/X18	DQS for X32/X36
			GND					CM18				
			GND					CL55				
			GND					CL53				
			GND					CL51				
			GND					CL49				
			GND					CL47				
			GND					CL45				
			GND					CL23				
			GND					CL21				
			GND					CK8				
			GND					CK68				
			GND					CK64				
			GND					CK62				
			GND					CK58				
			GND					CK3				
			GND					CK11				
			GND					CK1				
			GND					CI32				
			GND					CI30				
			GND					CI28				
			GND					CI26				
			GND					CI24				
			GND					CI22				
			GND					CI18				
			GND					CH7				
			GND					CH67				
			GND					CH65				
			GND					CH61				
			GND					CH59				
			GND					CH2				
			GND					CH16				
			GND					CH10				
			GND					CG55				
			GND					CG53				
			GND					CG51				
			GND					CG49				
			GND					CG47				
			GND					CG45				
			GND					CG23				
			GND					CG21				
			GND					CG19				
			GND					CF66				
			GND					CF64				
			GND					CF60				
			GND					CF6				
			GND					CF58				
			GND					CF3				
			GND					CF15				
			GND					CF11				
			GND					CE50				
			GND					CE32				
			GND					CE30				
			GND					CE28				
			GND					CE26				
			GND					CE20				
			GND					CD7				
			GND					CD69				
			GND					CD67				
			GND					CD63				
			GND					CD61				
			GND					CD4				
			GND					CD16				
			GND					CD13				
			GND					CC55				
			GND					CC53				
			GND					CC51				

Bank Number	Index within I/O Bank	VREF	Pin Name/Function	Optional Function(s)	Configuration Function	Dedicated Tx/Rx Channel	Soft CDR Support	R25A	DQS for X4	DQS for X8/X9	DQS for X16/X18	DQS for X32/X36
			GND					CC49				
			GND					CC47				
			GND					CC45				
			GND					CB8				
			GND					CB68				
			GND					CB64				
			GND					CB62				
			GND					CB58				
			GND					CB3				
			GND					CB11				
			GND					CB1				
			GND					CA42				
			GND					CA40				
			GND					CA38				
			GND					CA36				
			GND					CA34				
			GND					CA32				
			GND					CA30				
			GND					CA28				
			GND					CA26				
			GND					CA24				
			GND					CA20				
			GND					C6				
			GND					C3				
			GND					BY7				
			GND					BY67				
			GND					BY65				
			GND					BY61				
			GND					BY59				
			GND					BY2				
			GND					BY16				
			GND					BY10				
			GND					BW55				
			GND					BW53				
			GND					BW51				
			GND					BW49				
			GND					BW47				
			GND					BW45				
			GND					BV66				
			GND					BV64				
			GND					BV60				
			GND					BV6				
			GND					BV58				
			GND					BV3				
			GND					BV15				
			GND					BV11				
			GND					BU42				
			GND					BU40				
			GND					BU38				
			GND					BU36				
			GND					BU34				
			GND					BU32				
			GND					BU30				
			GND					BU28				
			GND					BU26				
			GND					BU22				
			GND					BU20				
			GND					BU18				
			GND					BT7				
			GND					BT69				
			GND					BT67				
			GND					BT63				
			GND					BT61				
			GND					BT4				
			GND					BT13				
			GND					BR55				

Bank Number	Index within I/O Bank	VREF	Pin Name/Function	Optional Function(s)	Configuration Function	Dedicated Tx/Rx Channel	Soft CDR Support	R25A	DQS for X4	DQS for X8/X9	DQS for X16/X18	DQS for X32/X36
			GND					BR53				
			GND					BR51				
			GND					BR49				
			GND					BR47				
			GND					BR45				
			GND					BR43				
			GND					BR27				
			GND					BR25				
			GND					BR23				
			GND					BR17				
			GND					BP8				
			GND					BP68				
			GND					BP64				
			GND					BP62				
			GND					BP58				
			GND					BP3				
			GND					BP11				
			GND					BP1				
			GND					BN50				
			GND					BN24				
			GND					BN15				
			GND					BM67				
			GND					BM65				
			GND					BM61				
			GND					BM59				
			GND					BM2				
			GND					BM10				
			GND					BL57				
			GND					BL55				
			GND					BL53				
			GND					BL51				
			GND					BL49				
			GND					BL47				
			GND					BL45				
			GND					BL43				
			GND					BL41				
			GND					BL39				
			GND					BL37				
			GND					BL35				
			GND					BL33				
			GND					BL31				
			GND					BL29				
			GND					BL27				
			GND					BL23				
			GND					BL14				
			GND					BK66				
			GND					BK64				
			GND					BK60				
			GND					BK58				
			GND					BJ6				
			GND					BJ56				
			GND					BJ54				
			GND					BJ52				
			GND					BJ3				
			GND					BJ12				
			GND					BH69				
			GND					BH67				
			GND					BH63				
			GND					BH61				
			GND					BG55				
			GND					BG51				
			GND					BG49				
			GND					BG47				
			GND					BG45				
			GND					BG43				
			GND					BG41				

Bank Number	Index within I/O Bank	VREF	Pin Name/Function	Optional Function(s)	Configuration Function	Dedicated Tx/Rx Channel	Soft CDR Support	R25A	DQS for X4	DQS for X8/X9	DQS for X16/X18	DQS for X32/X36
			GND					BG39				
			GND					BG37				
			GND					BG35				
			GND					BG33				
			GND					BG31				
			GND					BG29				
			GND					BG27				
			GND					BG23				
			GND					BG21				
			GND					BG19				
			GND					BG17				
			GND					BG14				
			GND					BF22				
			GND					BF20				
			GND					BF18				
			GND					BF15				
			GND					BE68				
			GND					BE64				
			GND					BE62				
			GND					BE58				
			GND					BD57				
			GND					BD55				
			GND					BD51				
			GND					BD49				
			GND					BD47				
			GND					BD45				
			GND					BD43				
			GND					BD41				
			GND					BD39				
			GND					BD37				
			GND					BD35				
			GND					BD33				
			GND					BD31				
			GND					BD29				
			GND					BD27				
			GND					BC67				
			GND					BC65				
			GND					BC61				
			GND					BC59				
			GND					BB56				
			GND					BA66				
			GND					BA64				
			GND					BA60				
			GND					BA58				
			GND					B67				
			GND					B65				
			GND					AY7				
			GND					AY55				
			GND					AY53				
			GND					AY5				
			GND					AY49				
			GND					AY47				
			GND					AY45				
			GND					AY25				
			GND					AY23				
			GND					AY21				
			GND					AY2				
			GND					AY19				
			GND					AY17				
			GND					AY14				
			GND					AY10				
			GND					AW69				
			GND					AW67				
			GND					AW63				
			GND					AW61				
			GND					AV48				

Bank Number	Index within I/O Bank	VREF	Pin Name/Function	Optional Function(s)	Configuration Function	Dedicated Tx/Rx Channel	Soft CDR Support	R25A	DQS for X4	DQS for X8/X9	DQS for X16/X18	DQS for X32/X36
			GND					AV46				
			GND					AU68				
			GND					AU64				
			GND					AU62				
			GND					AU58				
			GND					AT57				
			GND					AT55				
			GND					AT5				
			GND					AT47				
			GND					AR67				
			GND					AR65				
			GND					AR61				
			GND					AR59				
			GND					AP9				
			GND					AP6				
			GND					AP56				
			GND					AP54				
			GND					AP52				
			GND					AP50				
			GND					AP46				
			GND					AP44				
			GND					AP42				
			GND					AP40				
			GND					AP38				
			GND					AP36				
			GND					AP34				
			GND					AP32				
			GND					AP30				
			GND					AP3				
			GND					AP28				
			GND					AP26				
			GND					AP24				
			GND					AP22				
			GND					AP20				
			GND					AP18				
			GND					AP15				
			GND					AP12				
			GND					AP1				
			GND					AN66				
			GND					AN64				
			GND					AN60				
			GND					AN58				
			GND					AM5				
			GND					AL69				
			GND					AL67				
			GND					AL63				
			GND					AL61				
			GND					AJ68				
			GND					AJ64				
			GND					AJ62				
			GND					AJ58				
			GND					AH5				
			GND					AG67				
			GND					AG65				
			GND					AG61				
			GND					AG59				
			GND					AE66				
			GND					AE64				
			GND					AE60				
			GND					AE58				
			GND					AD7				
			GND					AD57				
			GND					AD55				
			GND					AD53				
			GND					AD51				
			GND					AD5				

Bank Number	Index within I/O Bank	VREF	Pin Name/Function	Optional Function(s)	Configuration Function	Dedicated Tx/Rx Channel	Soft CDR Support	R25A	DQS for X4	DQS for X8/X9	DQS for X16/X18	DQS for X32/X36
			GND					AD49				
			GND					AD47				
			GND					AD45				
			GND					AD43				
			GND					AD41				
			GND					AD39				
			GND					AD37				
			GND					AD35				
			GND					AD33				
			GND					AD31				
			GND					AD29				
			GND					AD27				
			GND					AD25				
			GND					AD23				
			GND					AD21				
			GND					AD2				
			GND					AD19				
			GND					AD17				
			GND					AD14				
			GND					AD10				
			GND					AB69				
			GND					AB67				
			GND					AB63				
			GND					AB61				
			GND					A7				
			GND					A5				
			GNDSENSE					DB33				
			VCC					FB28				
			VCC					EY29				
			VCC					EY27				
			VCC					EU29				
			VCC					EU27				
			VCC					EN29				
			VCC					EN27				
			VCC					EJ43				
			VCC					EJ41				
			VCC					EJ39				
			VCC					EJ37				
			VCC					EJ35				
			VCC					EJ33				
			VCC					EJ31				
			VCC					EJ29				
			VCC					EJ27				
			VCC					EG48				
			VCC					EG46				
			VCC					EG44				
			VCC					EE43				
			VCC					EE41				
			VCC					EE39				
			VCC					EE37				
			VCC					EE35				
			VCC					EE33				
			VCC					EE31				
			VCC					EE29				
			VCC					EE27				
			VCC					EC48				
			VCC					EC46				
			VCC					EC44				
			VCC					EA43				
			VCC					EA41				
			VCC					EA39				
			VCC					EA37				
			VCC					EA35				
			VCC					EA33				
			VCC					EA31				
			VCC					EA29				



Bank Number	Index within I/O Bank	VREF	Pin Name/Function	Optional Function(s)	Configuration Function	Dedicated Tx/Rx Channel	Soft CDR Support	R25A	DQS for X4	DQS for X8/X9	DQS for X16/X18	DQS for X32/X36
			VCC					EA27				
			VCC					DW48				
			VCC					DW46				
			VCC					DW44				
			VCC					DU33				
			VCC					DU31				
			VCC					DU29				
			VCC					DU27				
			VCC					DR48				
			VCC					DR46				
			VCC					DR44				
			VCC					DP33				
			VCC					DP31				
			VCC					DP29				
			VCC					DP27				
			VCC					DM48				
			VCC					DM46				
			VCC					DM44				
			VCC					DK33				
			VCC					DK31				
			VCC					DK29				
			VCC					DK27				
			VCC					DH48				
			VCC					DH46				
			VCC					DH44				
			VCC					DF33				
			VCC					DF31				
			VCC					DF29				
			VCC					DF27				
			VCC					DD48				
			VCC					DD46				
			VCC					DD44				
			VCC					DB31				
			VCC					DB29				
			VCC					DB27				
			VCC					CY48				
			VCC					CY46				
			VCC					CY44				
			VCC					CV33				
			VCC					CV31				
			VCC					CV29				
			VCC					CV27				
			VCC					CT48				
			VCC					CT46				
			VCC					CT44				
			VCC					CP33				
			VCC					CP31				
			VCC					CP29				
			VCC					CP27				
			VCC					CM48				
			VCC					CM46				
			VCC					CM44				
			VCC					CL33				
			VCC					CL31				
			VCC					CL29				
			VCC					CL27				
			VCC					CJ48				
			VCC					CJ46				
			VCC					CJ44				
			VCC					CG33				
			VCC					CG31				
			VCC					CG29				
			VCC					CG27				
			VCC					CE48				
			VCC					CE46				
			VCC					CE44				

Bank Number	Index within I/O Bank	VREF	Pin Name/Function	Optional Function(s)	Configuration Function	Dedicated Tx/Rx Channel	Soft CDR Support	R25A	DQS for X4	DQS for X8/X9	DQS for X16/X18	DQS for X32/X36
			VCC					CC43				
			VCC					CC41				
			VCC					CC39				
			VCC					CC37				
			VCC					CC35				
			VCC					CC33				
			VCC					CC31				
			VCC					CC29				
			VCC					CC27				
			VCC					CA48				
			VCC					CA46				
			VCC					CA44				
			VCC					BW43				
			VCC					BW41				
			VCC					BW39				
			VCC					BW37				
			VCC					BW35				
			VCC					BW33				
			VCC					BW31				
			VCC					BW29				
			VCC					BW27				
			VCC					BU48				
			VCC					BU46				
			VCC					BU44				
			VCC					BR31				
			VCC					BR29				
			VCC					BN48				
			VCC					BN46				
			VCC					BJ48				
			VCC					BJ46				
			VCC					BF48				
			VCC					BF46				
			VCC					BB48				
			VCC					BB46				
			VCCPT					EL42				
			VCCPT					EL40				
			VCCPT					EL38				
			VCCPT					EL36				
			VCCPT					BR41				
			VCCPT					BR39				
			VCCPT					BR37				
			VCCPT					BR35				
			DNU					GV63				
			DNU					GN63				
			DNU					HC63				
			DNU					HE64				
			DNU					AA49				
			DNU					AA47				
			DNU					BJ24				
			DNU					BL25				
			DNU					GN65				
			DNU					AF48				
			DNU					EW24				
			DNU					BB24				
			DNU					GT66				
			DNU					AH47				
			DNU					ER24				
			DNU					BF24				
			DNU					BU24				
			DNU					CE24				
			DNU					CA22				
			DNU					GP54				
			DNU					FY57				
			DNU					GE56				
			DNU					GC57				
			DNU					FB56				

Bank Number	Index within I/O Bank	VREF	Pin Name/Function	Optional Function(s)	Configuration Function	Dedicated Tx/Rx Channel	Soft CDR Support	R25A	DQS for X4	DQS for X8/X9	DQS for X16/X18	DQS for X32/X36
			DNU					GE54				
			DNU					FV56				
			DNU					FT55				
			DNU					GH65				
			DNU					GL66				
			DNU					GP56				
			DNU					FH57				
			DNU					GF60				
			DNU					GH67				
			DNU					GH61				
			DNU					FT57				
			DNU					EU57				
			DNU					FV54				
			DNU					GG57				
			DNU					FV55				
			DNU					FD57				
			DNU					GG55				
			DNU					EY57				
			DNU					GJ54				
			DNU					GL58				
			DNU					FK56				
			DNU					GF66				
			DNU					FP54				
			DNU					ER54				
			DNU					AC56				
			DNU					AC52				
			DNU					AK50				
			DNU					AC54				
			DNU					AF50				
			DNU					AH49				
			DNU					AH51				
			DNU					AF52				
			DNU					AF54				
			DNU					AF56				
			DNU					AK52				
			DNU					AH53				
			DNU					AK54				
			DNU					AH55				
			DNU					AK56				
			DNU					AH57				
			DNU					AM53				
			DNU					AM55				
			DNU					BB50				
			DNU					AM57				
			DNU					AT53				
			DNU					AV50				
			DNU					AM49				
			DNU					AV52				
			DNU					BG53				
			DNU					AV54				
			DNU					BD53				
			DNU					BF52				
			DNU					BB52				
			DNU					FH55				
			TEMPDIODE0An					FK54				
			TEMPDIODE0Ap					AF46				
			TEMPDIODE0Cn					AK46				
			TEMPDIODE0Cp					CY50				
			TEMPDIODE1n					DD50				
			TEMPDIODE1p					BF50				
			TEMPDIODE3n					BJ50				
			TEMPDIODE3p					CC25				
			TEMPDIODE4n					BW23				
			TEMPDIODE4p					FF54				
			VCCBAT					FB54				
			VCCBAT					FF40				
			VCCA_PLL									

Bank Number	Index within I/O Bank	VREF	Pin Name/Function	Optional Function(s)	Configuration Function	Dedicated Tx/Rx Channel	Soft CDR Support	R25A	DQS for X4	DQS for X8/X9	DQS for X16/X18	DQS for X32/X36
			VCCA_PLL					FF38				
			VCCA_PLL					FF36				
			VCCA_PLL					FF34				
			VCCA_PLL					AY39				
			VCCA_PLL					AY37				
			VCCA_PLL					AY35				
			VCCA_PLL					AY33				
			VCCIO_PIO_2C					FD33				
			VCCIO_PIO_2C					FD31				
			VCCIO_PIO_2C					EY33				
			VCCIO_PIO_2C					EY31				
			VCCIO_PIO_2E					FD45				
			VCCIO_PIO_2E					FD43				
			VCCIO_PIO_2E					FD41				
			VCCIO_PIO_2E					FD39				
			VCCIO_PIO_2E					EY45				
			VCCIO_PIO_2E					EY43				
			VCCIO_PIO_2E					EY41				
			VCCIO_PIO_2E					EY39				
			VCCIO_PIO_2F					FD37				
			VCCIO_PIO_2F					FD35				
			VCCIO_PIO_2F					EY37				
			VCCIO_PIO_2F					EY35				
			VCCIO_PIO_3A					BF44				
			VCCIO_PIO_3A					BF42				
			VCCIO_PIO_3A					BB44				
			VCCIO_PIO_3A					BB42				
			VCCIO_PIO_3C					BF36				
			VCCIO_PIO_3C					BF34				
			VCCIO_PIO_3C					BB36				
			VCCIO_PIO_3C					BB34				
			VCCIO_PIO_3D					BF32				
			VCCIO_PIO_3D					BF30				
			VCCIO_PIO_3D					BB32				
			VCCIO_PIO_3D					BB30				
			VCCIO_PIO_3F					BF40				
			VCCIO_PIO_3F					BF38				
			VCCIO_PIO_3F					BB40				
			VCCIO_PIO_3F					BB38				
			VCCIO_PIO_SDM					EU49				
			VCCIO_SDM					FD47				
			VCCIO_SDM					EY47				
2C		VREFB2CNO	VREFB2CNO					FF30				
2E		VREFB2ENO	VREFB2ENO					FF42				
2F		VREFB2FNO	VREFB2FNO					FF32				
3A		VREFB3ANO	VREFB3ANO					AY43				
3C		VREFB3CNO	VREFB3CNO					AY31				
3D		VREFB3DNO	VREFB3DNO					AY29				
3F		VREFB3FNO	VREFB3FNO					AY41				
			VREFN_ADC					GV67				
			VREFP_ADC					GV68				
			NC					BL5				
			NC					BG2				
			NC					BF9				
			NC					BD2				
			NC					BG5				
			NC					BF1				
			NC					BG7				
			NC					BB1				
			NC					BF3				
			NC					AV1				
			NC					BB3				
			NC					AV3				
			NC					BD5				
			NC					AT2				
			NC					BB6				

Bank Number	Index within I/O Bank	VREF	Pin Name/Function	Optional Function(s)	Configuration Function	Dedicated Tx/Rx Channel	Soft CDR Support	R25A	DQS for X4	DQS for X8/X9	DQS for X16/X18	DQS for X32/X36
			NC					AK1				
			NC					BF6				
			NC					AF1				
			NC					BG10				
			NC					AC1				
			NC					BD17				
			NC					AM2				
			NC					BD7				
			NC					AH2				
			NC					BB9				
			NC					W1				
			NC					BF12				
			NC					L3				
			NC					BD10				
			NC					AA2				
			NC					BD14				
			NC					U2				
			NC					BB12				
			NC					N2				
			NC					BB15				
			NC					N5				
			NC					BB18				
			NC					AK3				
			NC					BD19				
			NC					AF3				
			NC					BB20				
			NC					AC3				
			NC					BD21				
			NC					W3				
			NC					BB22				
			NC					AA5				
			NC					BD23				
			NC					U5				
			NC					HG7				
			NC					HG16				
			NC					HG13				
			NC					HG10				
			NC					HE8				
			NC					HE6				
			NC					HE3				
			NC					HE15				
			NC					HE11				
			NC					HC7				
			NC					HC4				
			NC					HC2				
			NC					HC16				
			NC					HC13				
			NC					HC10				
			NC					HA8				
			NC					HA3				
			NC					HA11				
			NC					H68				
			NC					H64				
			NC					H62				
			NC					H58				
			NC					GV2				
			NC					GV10				
			NC					FF26				
			NC					FF24				
			NC					FF22				
			NC					FF20				
			NC					FF18				
			NC					FD23				
			NC					FD21				
			NC					FD19				
			NC					FB26				

Bank Number	Index within I/O Bank	VREF	Pin Name/Function	Optional Function(s)	Configuration Function	Dedicated Tx/Rx Channel	Soft CDR Support	R25A	DQS for X4	DQS for X8/X9	DQS for X16/X18	DQS for X32/X36
			NC					FB22				
			NC					FB20				
			NC					FB18				
			NC					F67				
			NC					F65				
			NC					F63				
			NC					F61				
			NC					F59				
			NC					EY23				
			NC					EY21				
			NC					EY19				
			NC					EW22				
			NC					EW20				
			NC					EW18				
			NC					EU23				
			NC					EU21				
			NC					EU19				
			NC					ER22				
			NC					ER20				
			NC					ER18				
			NC					EN25				
			NC					EN23				
			NC					EN21				
			NC					EN19				
			NC					EL24				
			NC					EL22				
			NC					EL20				
			NC					D66				
			NC					D64				
			NC					D62				
			NC					D60				
			NC					D58				
			NC					BN6				
			NC					BL7				
			NC					BJ9				
			NC					BJ1				
			NC					BG25				
			NC					B63				
			NC					B61				
			NC					B59				
			NC					AM47				
			NC					AK48				
			NC					AC50				
			NC					AC48				
			NC					AC46				
			NC					AA57				
			NC					AA55				
			NC					AA53				
			NC					AA51				
			VCCRCORE					EU43				
			VCCRCORE					EN43				
			VCCRCORE					EL34				
			VCCRCORE					EL32				
			VCCRCORE					EL30				
			VCCRCORE					BR33				
			VCCRCORE					BN44				
			VCCRCORE					BN32				
			VCCRCORE					BJ44				
			VCCRCORE					BJ32				
			VCCRTPLL_GXER1					DK21				
			VCCRTPLL_GXER1					DF21				
			VCCRT_GXER1					EG20				
			VCCRT_GXER1					EE19				
			VCCRT_GXER1					EC20				
			VCCRT_GXER1					EA19				
			VCCRT_GXER1					DW20				

Bank Number	Index within I/O Bank	VREF	Pin Name/Function	Optional Function(s)	Configuration Function	Dedicated Tx/Rx Channel	Soft CDR Support	R25A	DQS for X4	DQS for X8/X9	DQS for X16/X18	DQS for X32/X36
			VCCRT_GXER1					DU19				
			VCCRT_GXER1					DR20				
			VCCRT_GXER1					DP19				
			VCCRT_GXER1					DK19				
			VCCRT_GXER1					DF19				
			VCCRT_GXER1					DB19				
			VCCRT_GXER1					CV19				
			VCCRT_GXER1					CT20				
			VCCRT_GXER1					CP19				
			VCCRT_GXER1					CM20				
			VCCRT_GXER1					CL19				
			VCCRT_GXER1					CJ20				
			VCCRT_GXPL1					EJ57				
			VCCRT_GXPL1					EG56				
			VCCRT_GXPL1					EE57				
			VCCRT_GXPL1					EC56				
			VCCRT_GXPL1					EA57				
			VCCRT_GXPL1					DW56				
			VCCRT_GXPL1					DU57				
			VCCRT_GXPL1					DR56				
			VCCRT_GXPL1					DP57				
			VCCRT_GXPL1					DM56				
			VCCRT_GXPL3					CL57				
			VCCRT_GXPL3					CJ56				
			VCCRT_GXPL3					CG57				
			VCCRT_GXPL3					CE56				
			VCCRT_GXPL3					CC57				
			VCCRT_GXPL3					CA56				
			VCCRT_GXPL3					BW57				
			VCCRT_GXPL3					BU56				
			VCCRT_GXPL3					BR57				
			VCCRT_GXPL3					BN56				
			IO_AUX_RREF10_P					ER56				
			IO_AUX_RREF12_P					BB54				
			IO_AUX_RREF20					BW25				
			VCCADC					FD49				
			VCCADC					EY49				
			VCCCLK_GXER1					CC23				
			VCCCLK_GXPL1					EU53				
			VCCCLK_GXPL1					ER52				
			VCCCLK_GXPL3					DB53				
			VCCCLK_GXPL3					CV52				
			VCCFUSEWR_SDM					FD55				
			VCCFUSEWR_SDM					EY55				
			VCCFUSE_GXP					EU51				
			VCCFUSE_GXP					DB51				
			VCCH					EG50				
			VCCH					EC50				
			VCCH					DR50				
			VCCH					DM50				
			VCCH					CM50				
			VCCH					CJ50				
			VCCH					CA50				
			VCCH					BU50				
			VCCH					DP25				
			VCCH					DK25				
			VCCH					DB25				
			VCCH					CV25				
			VCCH_GXER1					EC22				
			VCCH_GXER1					DW22				
			VCCH_GXER1					DR22				
			VCCH_GXER1					CY22				
			VCCH_GXER1					CT22				
			VCCH_GXER1					CM22				
			VCCH_GXPL1					EL54				
			VCCH_GXPL1					EG54				

Bank Number	Index within I/O Bank	VREF	Pin Name/Function	Optional Function(s)	Configuration Function	Dedicated Tx/Rx Channel	Soft CDR Support	R25A	DQS for X4	DQS for X8/X9	DQS for X16/X18	DQS for X32/X36
			VCCH_GXPL1					EC54				
			VCCH_GXPL1					DW54				
			VCCH_GXPL1					DR54				
			VCCH_GXPL1					DM54				
			VCCH_GXPL1					DH54				
			VCCH_GXPL3					CT54				
			VCCH_GXPL3					CM54				
			VCCH_GXPL3					CI54				
			VCCH_GXPL3					CE54				
			VCCH_GXPL3					CA54				
			VCCH_GXPL3					BU54				
			VCCH_GXPL3					BN54				
			VCCH_SDM					EN49				
			VCCLSENSE					DD32				
			VCCL_SDM					EU47				
			VCCL_SDM					EU45				
			VCCL_SDM					EN47				
			VCCL_SDM					EN45				
			VCCP					EU41				
			VCCP					EU39				
			VCCP					EU37				
			VCCP					EU35				
			VCCP					EU33				
			VCCP					EN41				
			VCCP					EN39				
			VCCP					EN37				
			VCCP					EN35				
			VCCP					EN33				
			VCCP					BN42				
			VCCP					BN40				
			VCCP					BN38				
			VCCP					BN36				
			VCCP					BN34				
			VCCP					BJ42				
			VCCP					BJ40				
			VCCP					BJ38				
			VCCP					BJ36				
			VCCP					BJ34				
			VCCPLLSDIG_SDM					FD51				
			VCCPLLSDIG_SDM					EY51				
			VCCPLL_SDM					FD53				
			VCCPLL_SDM					EY53				
			VCC_HSSI_GXER1					EJ25				
			VCC_HSSI_GXER1					EG24				
			VCC_HSSI_GXER1					EE25				
			VCC_HSSI_GXER1					EC24				
			VCC_HSSI_GXER1					EA25				
			VCC_HSSI_GXER1					DW24				
			VCC_HSSI_GXER1					DR24				
			VCC_HSSI_GXER1					DM24				
			VCC_HSSI_GXER1					DH24				
			VCC_HSSI_GXER1					DD24				
			VCC_HSSI_GXER1					CY24				
			VCC_HSSI_GXER1					CT24				
			VCC_HSSI_GXER1					CM24				
			VCC_HSSI_GXER1					CL25				
			VCC_HSSI_GXER1					CG25				
			VCC_HSSI_GXPL1					EL52				
			VCC_HSSI_GXPL1					EG52				
			VCC_HSSI_GXPL1					EC52				
			VCC_HSSI_GXPL1					DW52				
			VCC_HSSI_GXPL1					DR52				
			VCC_HSSI_GXPL1					DM52				
			VCC_HSSI_GXPL1					DH52				
			VCC_HSSI_GXPL3					CT52				
			VCC_HSSI_GXPL3					CM52				



Bank Number	Index within I/O Bank	VREF	Pin Name/Function	Optional Function(s)	Configuration Function	Dedicated Tx/Rx Channel	Soft CDR Support	R25A	DQS for X4	DQS for X8/X9	DQS for X16/X18	DQS for X32/X36
			VCC_HSSI_GXPL3					CI52				
			VCC_HSSI_GXPL3					CE52				
			VCC_HSSI_GXPL3					CA52				
			VCC_HSSI_GXPL3					BU52				
			VCC_HSSI_GXPL3					BN52				
			U10_P_IO_RESREF_0					EU55				
			U12_P_IO_RESREF_0					AT49				

Date	Version	Changes
August 2020	2020.08.21	Initial release.
September 2020	2020.09.25	Updated Pin List R25A.

(1) For more information about pin definition and pin connection guidelines, refer to the [Intel® Agilex™ Device Family Pin Connection Guidelines](#)