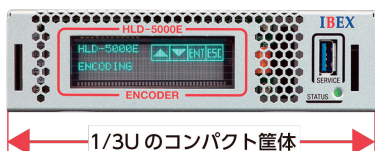


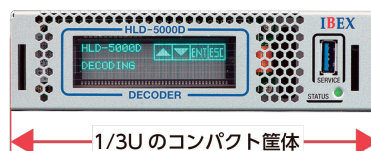


# 超低遅延コーデック “HLD-5000”

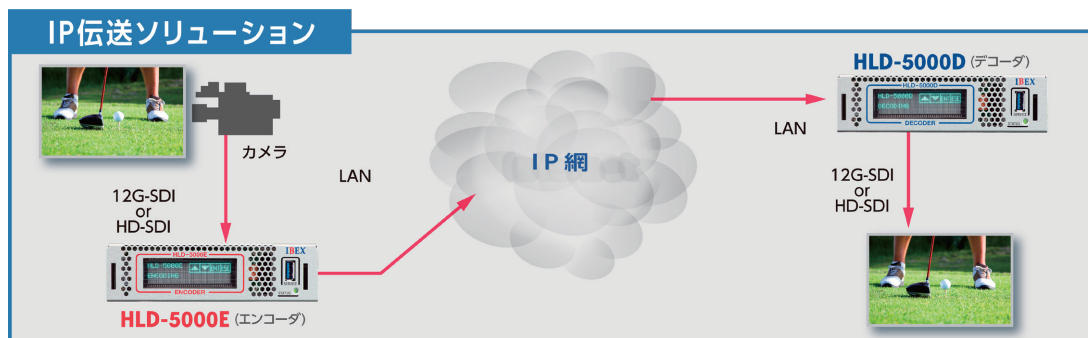
## HLD-5000E



## HLD-5000D



### IP伝送ソリューション



## ソリューション概要:

HLD-5000 は、4K/59P 映像をコーデック時間僅か 20msec を実現する、超低遅延 HEVC/H.265 コーデック装置です。ライブ中継や、遅延の許されない自動運転をはじめとする遠隔制御に最適です。1/3U サイズ、約 1.5Kg のコンパクトボディで DC 電源にも対応しており、ドローンなどへの展開も可能です。

アイベックステクノロジー社の超低遅延コーデックの実現にはインテル® Arria® 10 FPGA および SoC が貢献しています。インテル® Arria® 10 FPGA および SoC とセットで超低遅延デコードできるコアは、現状アイベックステクノロジー社のみの技術になります。

### 参照リンク:

- ・ HLD-5000E (4K エンコーダ)  
<https://www.ibextech.jp/product-list/hld-5000e/>
- ・ HLD-5000D (4K デコーダ)  
<https://www.ibextech.jp/product-list/hld-5000d/>

### インテル® プロダクト:

- ・ インテル® Arria® 10 FPGA および SoC FPGA

インテルのパートナー企業による、すぐに導入可能なソリューションは、インテル® ソリューション・コネクトをご覧ください。  
<https://www.intel.co.jp/SolutionConnect>