

# アルテラ QUARTUS II 開発ソフトウェア

## ウェブ・エディションとサブスクリプション・エディションの比較

カテゴリ	機能	ウェブ・エディション(無償版)	サブスクリプション・エディション(有償版)
概要	入手方法	ダウンロード ( <a href="http://www.altera.co.jp/download">www.altera.co.jp/download</a> ) または DVD ( <a href="http://www.altera.co.jp/dvdrequest">www.altera.co.jp/dvdrequest</a> )	
	サポート OS	Windows: 7 (64 bit), 8 (64 bit) Windows Server 2008 R2 (64 bit) Linux: Red Hat Enterprise Linux 6 (64 bit)	Windows: 7 (64 bit), 8 (64 bit) Windows Server 2008 R2 (64 bit) Linux: Red Hat Enterprise Linux 6 (64 bit)
デバイスサポート	CPLD	MAX® II および MAX V	MAX II および MAX V
	低コスト FPGA	Cyclone® V FPGA: 全て (5CEA9, 5CGXC9, および 5CGTD9 を除く) Cyclone IV FPGA: 全て MAX 10 FPGA: 全て	Cyclone V FPGA: 全て Cyclone IV FPGA: 全て MAX 10 FPGA: 全て
	ミッドレンジ FPGA	Arria® 10 FPGA: なし Arria V FPGA: なし Arria II FPGA: EP2AGX45	Arria® 10 FPGA: 全て Arria V FPGA: 全て Arria II FPGA: 全て
	ハイエンド FPGA	Stratix® シリーズ: なし	Stratix IV, および V FPGA: 全て
	SoC	Cyclone V SoC: 全て	Cyclone V SoC: 全て
IP	アルテラおよびパートナーIP	OpenCore Plus 評価機能を提供	
	IP Base Suite フルライセンス	有償オプション	IP Base Suite ウェブサイトの表 1 を参照: <a href="http://www.altera.co.jp/products/ip/design/basesuite/ip-basesuite.html">www.altera.co.jp/products/ip/design/basesuite/ip-basesuite.html</a>
デザイン・エントリ	Qsys 回路図、言語サポート	Yes 回路図エントリ、Verilog、VHDL、SystemVerilog 対応	
デザイン環境	Tcl スクリプト、コマンドライン	Yes	
実装/ 最適化機能	インクリメンタル・コンパイルとチーム・ベースデザイン	No	Yes
	LogicLock™ インクリメンタル・デザイン機能	No	Yes
	マルチプロセッサ・サポート	TalkBack 機能を有効にすることで実装可能	Yes
	ラピッド・リコンパイル機能	No	Yes
	フィジカル・シンセシス最適化		Yes
	Chip Planner		Yes
	I/O チェック機能		Yes
	TimeQuest タイミング・アナライザ/ Optimization Advisor		Yes
	SDC (Synopsys Design Constraint) フォーマット・サポート		Yes
	Early power estimator	無償で Web サイトからダウンロード可能	
PowerPlay 消費電力解析/ 最適化	Yes		
検証とデバッグ	SignalTap™ II ロジック・アナライザ	TalkBack 機能を有効にすることで実装可能	Yes
	SignalProbe 機能	TalkBack 機能を有効にすることで実装可能	Yes
	Transceiver Toolkit	No	Yes
	ModelSim®-Altera® Starter Edition	無償添付	
	ModelSim-Altera Edition	有償オプション	
	エンベデッド・ロジック・アナライザ・インタフェース	Yes	
	RTL Viewer および Technology Map Viewer	Yes	
	Pin planner	Yes	
JNEye リンク解析ツール	No	Yes	
システムデザイン・ソフトウェア	Nios® II EDS (エンベデッド・デザイン・スイート)	Quartus® II ソフトウェアと同じバージョンを無償で提供	
	DSP Builder	有償オプション	
	アルテラの SDK for OpenCL™	有償オプション (サブスクリプション・エディションのみ)	
サードパーティ・サポート	EDA パートナー	合成、機能およびタイミング・シミュレーション、スタティック・タイミング解析、ボードレベル・シミュレーション、シグナル・インテグリティ、およびフォーマル検証におけるサードパーティ・サポートを提供	