

インテル® FPGA PAC N3000 (インテル® FPGA プログラマブル・アクセラレーション・カード N3000)

製品紹介

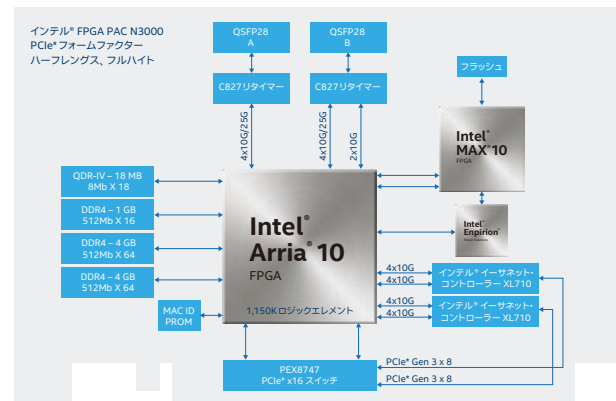
インテル® FPGA PAC N3000は、高スループット、低レイテンシー、広帯域幅のアプリケーションを実現する、極めて柔軟なカスタマイズが可能なプラットフォームです。データプレーンのパフォーマンスを、高い柔軟性を維持しながらコスト削減するように最適化できます。エンドツーエンドの業界標準とオープンソースのツールに対応していることから、進化するワークロードや業界標準にも短期間で適応することができます。インテルは、通信機器製造メーカー (TEM)、仮想ネットワーク機能 (VNF) プロバイダー、システム・インテグレーター、通信事業者といったエコシステム・パートナー各社による5Gおよびネットワーク機能仮想化 (NFV) の導入を加速し、拡張性の高いハイパフォーマンスなソリューションを市場に届けます。

対象アプリケーション

- 仮想ブロードバンド・ネットワーク・ゲートウェイ (vBNG): 階層型 QoS (H-QoS)、分類、監視、スケジューリング、トラフィック・シェーピング
- 仮想 Evolved Packet Core (vEPC)、5G 次世代コア・ネットワーク (NGCN)
- インターネット・プロトコル・セキュリティ (IPSec)
- IPv6 セグメント・ルーティング (SRv6) ベクトルパケット処理 (VPP)
- 仮想化無線アクセス・ネットワーク (vRAN)

主なコンポーネントとインターフェイス

1. インテルが提供する NFV アクセラレーション機能向け Intellectual Property (IP) コア:
 - a. vBNG: H-QoS、分類、監視、スケジューリング、トラフィック・シェーピング
 - b. vEPC、5G NGCN
 - c. IPSec
 - d. SRv6 VPP
 - e. vRAN
2. 開発ツール
 - a. データプレーン開発キット (DPDK)
 - b. Open Programmable Acceleration Engine (OPAE)
3. 機能
 - a. インテル® Arria® 10 FPGA
 - b. 高速ネットワーク・インターフェイス
 - i. 10 Gbps
 - ii. 25 Gbps
 - c. 広帯域幅 / 低レイテンシーのメモリー
 - i. 9GB DDR4
 - ii. 144 Mb QDR-IV
 - d. 高速ホスト・インターフェイス: PCIe® Gen3 x16



- e. インテル® イーサネット・コンバインド・ネットワーク・アダプター XL710 x2
 - i. 35年を超える持続的イーサネット・イノベーションを基盤とするインテル® イーサネット 700 シリーズは、インテリジェント・オフロード、高度なパケット処理、高品質のオープンソース・ドライバを含め、幅広いネットワーク・ポート速度で優れたネットワーク・パフォーマンスを実現します。
4. ボード管理
 - a. インテル® MAX® 10 FPGA ボード管理コントローラー (BMC)
 - i. 温度 / 電圧読み出し
 - ii. Platform Level Data Model (PLDM)
 - iii. FPGA フラッシュメモリーと BMC のリモート・アップデート

フォームファクター

- フルハイト、ハーフレングス

電源管理

- インテル® Enpirion® 電源ソリューション
- 低ノイズ、高効率の電圧レギュレーター

詳細情報

- インテル® FPGA NFV のウェブページ
<http://www.intel.co.jp/pac-n3000/>

ここに記載されているすべての情報は、予告なく変更されることがあります。インテルの最新の製品仕様およびロードマップをご希望の方は、インテルの担当者までお問い合わせください。インテル® テクノロジーの機能と利点はシステム構成、ハードウェア、ソフトウェア、サービスによって異なります。絶対的なセキュリティを提供できるコンピューター・システムはありません。詳細については、<http://www.intel.co.jp/> を参照してください。

Intel、インテル、Intel ロゴ、Arria、Enpirion、MAX は、アメリカ合衆国および / またはその他の国における Intel Corporation またはその子会社の商標です。

*その他の社名、製品名などは、一般に各社の表示、商標または登録商標です。

©2019 Intel Corporation. 無断での引用、転載を禁じます。