

この資料は英語版を翻訳したもので、内容に相違が生じる場合には原文を優先します。こちらの日本語版は参考用としてご利用ください。設計の際には、最新の英語版で内容をご確認ください。

MI151006-1.4

ソフトウェア

MAX® II デバイスは、アルテラの Quartus® II デザイン・ソフトウェアでサポートされています。このデザイン・ソフトウェアは、新しい MAX+PLUS® II ルック & フィール・オプションを備えており、HDL および回路図デザイン入力、コンパイルとロジック合成、完全なシミュレーションと高度なタイミング解析、およびデバイス・プログラミングを提供します。Quartus II ソフトウェアの機能については、「Design Software Selector Guide」を参照してください。

QuartusII ソフトウェアは、Windows Vista (32 ビットと 64 ビット)、Windows XP Professional x64、Windows XP/2000、Sun Solaris 8/9 (32 ビットと 64 ビット)、Red Hat Enterprise Linux 3.0/4.0 (32 ビットと 64 ビット)、および SUSE Enterprise Linux 9 (32 ビットと 64 ビット) の各オペレーティング・システムをサポートしています。最新情報はウェブサイトを参照してください。また、NativeLink® インタフェースによる業界標準の EDA ツールとのシームレスなインテグレーションもサポートしています。

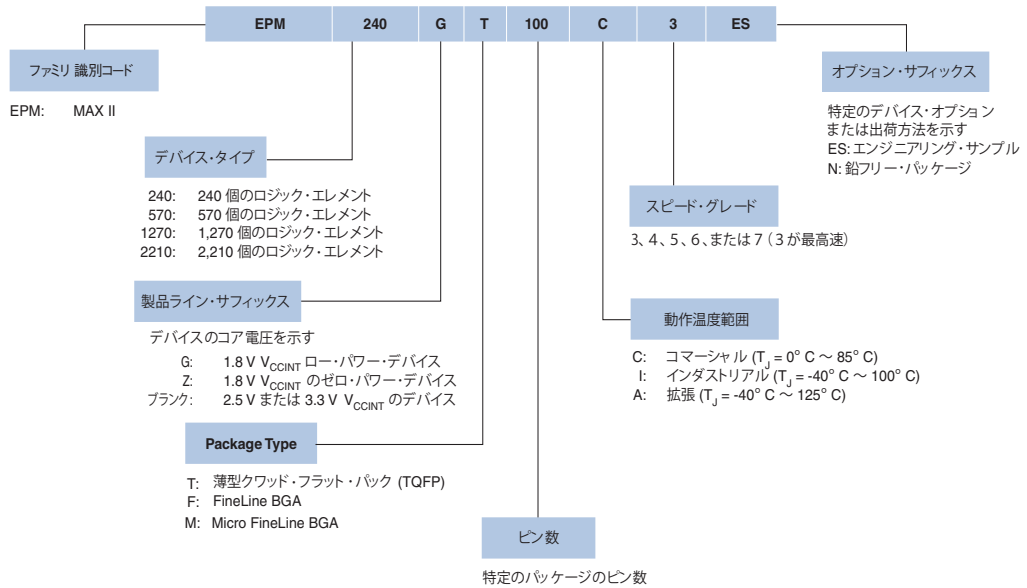
デバイス・ピン配置

MAX II デバイスのピン配置は、アルテラ・ウェブサイト (www.altera.co.jp) で提供されています。

製品コード

図 6-1 は、MAX II デバイスの製品コードを説明したものです。各パッケージについて詳しくは、「MAX II デバイス・ハンドブック」の「パッケージ情報」の章を参照してください。

図 6-1. MAX II デバイスの製品コード情報



参考資料

この章では以下のドキュメントを参照しています。

- 「MAX II デバイス・ハンドブック」の「パッケージ情報」の章

改訂履歴

表 6-1 に、本資料の改訂履歴を示します。

表 6-1. 改訂履歴		
日付 & ドキュメント・バージョン	変更内容	概要
2007 年 12 月 v1.4	<ul style="list-style-type: none">● 「参考資料」の項を追加。● 図 6-1 を更新。	MAX IIZ 情報の追加による更新。
2006 年 12 月 v1.3	改訂履歴を追加。	—
2006 年 10 月 v1.2	図 6-1 を更新。	—
2005 年 6 月 v1.1	デュアル・マーキングの項を削除。	—

